

## Literatura

- [1] Bayer,J., Honzálek,Z.,Šusta,R.: Logické systémy pro řízení. Skripta FEL ČVUT Praha. Vydavatelství ČVUT Praha 2000.
- [2] Bernard,J.-M., Hugon,J., LeCorvec,R.: Od logických obvodů k mikroprocesorům I. Základy kombinačních a sekvenčních obvodů. SNTL Praha 1982
- [3] Bernard,J.-M., Hugon,J., LeCorvec,R.: Od logických obvodů k mikroprocesorům III. Metody systémového návrhu. SNTL Praha 1984.
- [4] BUSH : Zur Einfuhrung in die Computer-und Digital-Technik. Busch GmbH a Co., Viernheim, 1988.
- [5] Čermák,J.: Kurs polovodičové techniky. SNTL Praha 1984.
- [6] Dědina,B., Valášek,P.: Mikroprocesory a mikropočítače. SNTL Praha 1985.
- [7] Eysselet, M.: Logické systémy. ES VUT Brno, 1982.
- [8] Guldán,A., Luby,Š., Szántó,L., Sobotka,Z.: Unipolárne integrované obvody. ALFA Bratislava 1980
- [9] Háša,M.: Od jednoduchých logických obvodů k mikropočítačům. Amatérské rádio B/3 , 1980.
- [10] Hazdra,P., Konří, L., Rozehnal, Z.: Návrh zákaznických integrovaných obvodů. Vydavatelství ČVUT Praha, 1994.
- [11] Jedlička,P.: Přehled obvodů řady TTL 7400. BEN Praha 1997.
- [12] Jedlička,P.: Přehled obvodů řady CMOS 4000. BEN Praha 1998.
- [13] Jiřina,M., Kottek,E.,Krátký,V.: Kurs navrhování číslicových obvodů. SNTL Praha 1988.
- [14] Křišťoufek,K.: Kurs číslicové techniky. SNTL Praha 1990.
- [15] Kyrš,F.,Kyrš,T.: Úvod do číslicové a mikropočítačové techniky. Amatérské rádio B/3 , 1989
- [16] Líška,M., Šulo,V., Střelec,J.: Programovatelná logická pole. GRADA, 1993.
- [17] Matoušek,D.: Číslicová technika, BEN 2001.
- [18] Mikula,V., Vrba,K.: Číslicová a impulsová technika I. Skripta VUT FE Brno. ES VUT Brno 1989
- [19] Mikula,V., Vrba,K.: Číslicová a impulsová technika II. Skripta VUT FE Brno. ES VUT Brno 1990
- [20] Neumann,P., Uhlíř,J.: Elektronické systémy 2. Skripta ČVUT Praha, vydavatelství ČVUT 1991.
- [21] Pinker,J., Poupa,M.: Číslicové systémy a jazyk VHDL. BEN Praha, 2006.
- [22] Putz,J., a kol.: Úvod do číslicové techniky. SNTL Praha 1983.
- [23] Ribarič,S.: Architektúry mikroprocesorov. ALFA Bratislava, 1988.
- [24] Schwarz,J., Dvořák,V., Bureš,P.: Číslicové a impulsové obvody. Skripta VUT FEI Brno CERM 1996.
- [25] Sobotka,Z.: Kurs číslicové techniky. SNTL Praha 1974.
- [26] Špringl,V.: Digitální technika a logické obvody. Praktická elektronika 2003-2007.
- [27] Šimek, T., Burget,P.: Elektronické systémy 1. Skripta ČVUT Praha, vydavatelství ČVUT 2004.
- [28] Logické integrované obvody. Konstrukční katalog TESLA 1982.
- [29] Číslicové integrované obvody. Konstrukční katalog TESLA 1987.
- [30] Jakubajtis, E., A.: Asynchronní logické obvody. Academia, Nakladatelství československé akademie věd Praha 1968.
- [31] Hoernes,G.E., Heilweil,M.,F.: Úvod do Booleovy algebry a navrhování logických obvodů. SNTL Praha 1969.
- [ 32 ] veletrh Electron - [www.electroncz.cz](http://www.electroncz.cz)
- [ 33 ] veletrh Amper - [www.amper.cz](http://www.amper.cz)