

Z O Z N A M P O U Ž I T E J L I T E R A T Ú R Y

1. National Semiconductor: Applications Data Book, 1986, 1215 s.
2. Zíma, J.: Integrované monolitické obvody. SNTL Praha, 1973, 390 s.
3. Stach, J.: Výkonové tranzistory v nízkofrekvenčních obvodech. SNTL Praha, 1979, 395 s.
4. Čermák, J., Jurkovič, K.: Návrh a konstrukce nízkofrekvenčních tranzistorových zesilovačů. SNTL Praha, 1972, 322 s.
5. Pajgrt, M.: Zesilovače se zpětnou vazbou. SNTL Praha, 1974, 162 s.
6. Holub, P., Zíka, J.: Praktická zapojení polovodičových diod a tyristorů. SNTL/ALFA Praha, 1977, 275 s.
7. Jurkovič, K., Zodl, J.: Průručka nízkofrekvenční obvodové techniky. ALFA Bratislava, 1985, 683 s.
8. Uhlíř, J., Slípka, J.: Polovodičové impulsové a spínací obvody. SNTL Praha, 1972, 224 s.
9. Stabrowski, M.: Stabilizátory stejnosměrného napětí a proudu. SNTL Praha, 1975, 204 s.
10. Stránský, J. et al.: Polovodičová technika II. SNTL/ALFA Praha, 1981, 381 s.
11. Zíma, V. et al.: Lineární obvody s aktivními prvky. SNTL Praha, 1976, 451 s.
12. Kyrš, G.: Impulsně regulované měniče a stabilizátory napětí. AR B/4/82.
13. Bajcsy, J. et al.: Automatizované systémy merania riadené mikropočítačmi. ALFA Bratislava, 1985, 214 s.
14. Hoesehele, D. F.: Analog to Digital/Digital to Analog Conversion Techniques. John Wiley & Sons, Inc., New York 1968.
15. Matyáš, V.: Automatizace měření. SNTL Praha, 1987.
16. K 1107 PV1, technické podmienky
17. Analógové hybridné IO, nové výrobky. Technické podmienky Tesla Lanškroun