

Literatura

- [1] VEDRAL, J. a FISCHER, J. *Elektronické obvody pro měřicí techniku*. Praha: ČVUT v Praze, 2004. ISBN 80-01-02966-2
- [2] PALLAS, A. *Analog Signal Processing*. Wiley, 1999. ISBN 0-471-12528-8
- [3] SOCLOF, S. *Analog Integrated Circuits*. Prentice Hall, Englewood Cliffs, 1985. ISBN 0130327727
- [4] TIETZE, U. a SCHENK, CH. *Electronic Circuits. Handbook for Design and Application*. Springer Verlag Berlin Heidelberg, 2008. ISBN 978-3-540-78655-9
- [5] HOROWITZ, P. a HILL, W. *Art of Electronics*. Third Edition. Cambridge University Press, 2015. ISBN 9-7805-21809-269
- [6] CRECRAFT, D. a GERGELY, S. *Analog Electronics: Circuits, Systems and Signal Processing*. Butterworth-Heinemann, 2002. ISBN 13-978-0750650953
- [7] ZUMBAHLEN, H. *Linear Circuit Design Handbook*. Elsevier, 2008. ISBN 978-7506-8703-4
- [8] NEUMANN, P. UHLÍŘ, J. *Elektronické obvody a funkční bloky*. 1. díl. Praha: ČVUT v Praze, 1999. ISBN 80-01-01981-0
- [9] NEUMANN, P., UHLÍŘ, J., *Elektronické obvody a funkční bloky*. 2. díl. ČVUT 2001. ISBN 80-01-02394-X
- [10] DOSTÁL, J. *Operační zesilovače*. Praha: BEN, 2005. ISBN 80-7300-049-0
- [11] PUNČOCHÁŘ, J. *Operační zesilovače v elektronice*. Praha: BEN, 1996. ISBN 80-901984-3-0
- [12] MARTÍNEK, P., BOREŠ, P. a HOSPODKA, J. *Elektrické filtry*. Praha: ČVUT v Praze, 2003. ISBN 80-01-02765-1
- [13] DAVÍDEK, V., LAIPERT, M. a VLČEK, M. *Analogové a číslicové filtry*. Praha: ČVUT v Praze, 2003. ISBN 80-01-03026-1
- [14] HÁJEK, K. a SEDLÁČEK, J. *Kmitočtové filtry*. Praha: BEN, 2002. ISBN 80-7300-023-7
- [15] OPENHEIMER, A. a SCHAFER, R. *Discrete Time Signal Processing*. Prentice Hall, 1989. ISBN 3-978-013198842
- [16] SEDLÁČEK, M. *Zpracování signálů a obrazů*. Praha: ČVUT v Praze, 2002. ISBN 978-80-01-03110-0
- [17] MITRA, S. K. a KAISER, J.F. *Handbook for Digital Signal Processing*. New York: John Wiley & Sons, 1993. ISBN 0-471-61995
- [18] PLASCHE, R. *CMOS Integrated Analog-to-Digital and Digital-to-Analog Converters*. Springer Verlag, 2003. ISBN 978-1-4615-2748-0

- [19] NORSWORTHY, S. R., R. SCHREIER a G. C. TEMES. *Delta Sigma Converters, Theory and Simulation*. IEEE Press Marketing, 1997. ISBN 0-7803-1054-4
- [20] PHILIPS, K., ROERMUND, A.H. *Delta Sigma ADC Conversion for signal conditioning*. Springer Verlag 2010. ISBN: 9789048171699
- [21] FEXA, P. *ADC and DAC Testing by polyharmonic signals*. Dizertační práce. ČVUT v Praze, 2011.
- [22] ANDRLE, M. *Testování A/Č převodníků deterministickými a stochastickými signály*. Dizertační práce. ČVUT v Praze, 2002
- [23] HOLUB, J. *Metody linearizace převodních charakteristik přidavným signálem*. Dizertační práce. ČVUT v Praze, 1999.
- [24] BELEGA, D. *Testing of ADCs by frequency domain analysis in multi-tone*. Proceedings of Romanian Academy. Series A, Volume 5, No. 2, 2004.
- [25] BLAIR, J. J. *A Method for Characterizing Waveform Recorder Errors Using the Power Spectral Distribution*. IEEE Transactions on Instrumentation and Measurement, vol. 43, No. 5, 1992.
- [26] DALLET, D. a J. MACHADO da Silva: *Dynamic Characterization of Analogue-to-Digital Converters*. Springer Verlag, 2005, ISBN 10-0-387-25902-3
- [27] ŠALIGA, J: *Testovanie AD prevodnikov*. TU Kočice, 2013. ISBN: 978-80-553-1329-0
- [28] IEEE Std 1057-1994 *Standard for Digitizing Waveform Recorder*, New York, 2000.
- [29] IEEE Std 1241-2000 *Standard for Terminology and Test Methods for Analog-to-Digital Converters*, New York, 2000.
- [30] MICHAELI, L. *Modelovanie analogovo číslicových rozhraní*. Košice: Technická univerzita v Košicích, 2001. ISBN 80-968550-1-8
- [31] VEDRAL, J., J. ROZTOČIL a V. HAASZ. *Testování dynamických vlastností digitalizátorů spojitého signálu*. Brno: VUT v Brně, Ústav automatizace a měřicí techniky, 2012.
- [32] VEDRAL, J. *Měření dynamických vlastností rychlých A/Č převodníků*. Habilitační práce. ČVUT v Praze, Fakulta elektrotechnická, 1990.
- [33] VEDRAL, J. *Zapojení k testování A/Č převodníků*. Patent č. 306 451. Úřad průmyslového vlastnictví, 2017.
- [34] MORRISON, H. *Grounding and Shielding: Circuits and Interference*. 6th Ed., Wiley, 2016. ISBN 978-1-119-18374-7
- [35] BAKER, R. J. *CMOS Mixed-Signal Circuits Design. Layout and Design*. IEEE Press Series on Microelectronic Systems, 2002. ISBN 0-7803-3416-7

Firemní webové stránky

www.analog.com, www.intersil.com, www.linear.com, www.maxim.com,
www.national.com, www.ti.com.