

9.1	Pozice problému a příklad	46
9.2	Struktura a klasifikace sekvenčních systémů	53
9.2.1	Struktura. Definice.	53
9.2.2	Vnitřní a totální stavy	54
9.2.3	Klasifikace	55
10.	Huffmanova metoda	56
10.1	Úvod	56
10.2	Princip Huffmanovy metody	56
10.3	Výklad metody na příkladu	57
10.3.1	Slovní znění problému	57
10.3.2	Očíslování stavů. Stavový diagram.	57
10.3.3	Primitivní fázová tabulka	58
10.3.4	Redukce primitivní fázové tabulky	59
10.3.5	Organizace sekundárních proměnných	60
10.3.6	Sekundární excitační matice	60
10.3.7	Sestavení výstupní matice	62
10.3.8	Sestavení logického diagramu	63
10.4	Aplikace: studium binární paměti	63
10.4.1	Slovní formulace problému. Fázová tabulka.	63
10.4.2	Různé typy paměti	66
10.4.2.1	Typ I. Klopný obvod s prioritním zapnutím	66
10.4.2.2	Klopný obvod s prioritním vypnutím	67
10.4.2.3	Typ III. Klopný obvod bez priority	68
10.4.2.4	Typ IV	70
10.5	Paměť RS a JK. Realizace jedním operátorem.	72
10.5.1	Paměť RS s $R \cdot S = 0$	73
10.5.2	Paměť RS s $R \vee S = 1$	75
10.5.3	Paměť JK	76
10.5.4	Paměť D /Delay - Flipflop/	77
10.5.5	Symetricky řízená paměť	77
11	Registry	78
11.1	Definice	78
11.2	Přenos obsahu jedné paměti do druhé	78
11.2.1	Přenos bez destrukce informace	78
11.2.2	Přenos s destrukcí informace	79
11.3	Spoušťový posouvací registr	80
11.3.1	Všeobecně	80
11.3.2	Použití zpožďovacího členu jako dočasné paměti	81
11.3.3	Použití paměti RS jako paměti dočasné	82
11.4	Paměti pán - otrok	83
11.4.1	Paměť RS pán - otrok	83
11.4.2	Paměť JK pán - otrok	84
11.5	Binárně dekadický posouvací registr	85
11.5.1	Všeobecně	85
11.5.2	Syntéza binárně dekadického posouvacího registru	86
12.	Čítače	86
12.1	Čítače se základem 2	86
12.2	Čítač se základem 10 odvozený z binárního čítače	89

Literatura

- [1] Ajzerman M.A., Gusev L.A., Rozonoer L.I., Smirnova I.M., Tal: Logika, automaty a algoritmy. Praha, Academia, 1971.
- [2] Balcar B., Štěpánek P.: Teorie množin. Praha, Academia, 1986.
- [3] Bernard J.-M., Hugon J., Corvec R.: Od logických obvodů k mikroprocesorům. Praha, SNTL, 1983.
- [4] Bek R., Zlatník Č.: Matematická logika. Praha, ČVUT, 1981.
- [5] Bokr J., Chán E., Průša J., Spíral L.: Logické řízení technologických procesů. Praha, SNTL, 1986.
- [6] Bokr J.: Vývoj konečněautomatového modelu technologického objektu. Praha, Automatizace č.11, 1987, str. 299-302.
- [7] Bokr J.: Nedeterministický a deterministický konečněautomatový model technologického objektu. Praha, Automatizace č.6, 1988, str.141-146.
- [8] Bokr J.: Neurčitost logického technologického objektu. Praha, Automatizace č.2, 1989, str.33-35.
- [9] Brzozowski J.: Derivates of regular expeicions. "JACM", 11, č.4, 1964, str. 481-494.
- [10] Friedman A.D., Menon P.R.: Theory Design of Switching Circuits. Potomac, Maryland, 1975.
- [11] Frišťacký N., Kolesár L., Komáromy M., Siváková J.: Konceptia programu pre abstraktnú syntézu automatu. Sborník Využití počítačů při syntéze logických obvodů. Praha, ČVTS FEL ČVUT, 1974.
- [12] Gluškov V.M.: Sintez cifrovych avtomatov. GIFML, Moskva, 1962.
- [13] Holub V., Motlík F., Vojta L.: Účinné programování logických automatů. Praha, Automatizace č.2, 1988, str.49-53.
- [14] Klemen A.: Interfacing Microprocessors in Hydraulic Systems [Mikroprocesorová rozhraní v hydraulických systémech]. 2.vydání. Edice Fluid Power and Control Series, 9.publikace. New York, Basel, Marcel Dekker, Inc., 1989, 224 stran.
- [15] Klír J., Seidl L.K.: Syntéza logických obvodů. Praha, SNTL, 1966.
- [16] Kobza F.: Vyjádření přirozeného dvojkového kódu /NBC/ logickým faktoriálem. Praha, Automatizace č.6, 1987, str. 165.
- [17] Kolář J., Štěpánková O., Chytil M.: Logika, algebry a grafy. Praha, SNTL/ALFA, 1989.
- [18] Kopeček T., Struna J.: Zkušenosti z programování logických automatů NS 915 a NS 905 programovacím jazykem JAZAL v k.p. Škoda Plzeň. Praha, Automatizace č.1, 1988, str. 14-15.
- [19] Rudolf B.: Racionální metody navrhování výrobních strojů. Praha, SNTL, 1989.
- [20] Šindelář J.: Teorie a praxe logicko-dynamických systémů. Praha, Automatizace č.7, 1988, str. 171-174.

- [21] Tse F.S., Morse I.E.: Measurement and Instrumentation in Engineering. Principles and Basic Laboratory Experiments [Měření a přístroje v technice. Principy a základy laboratorní experimentální techniky]. 1.vydání. Edice Mechanical Engineering Series, 67. publikace. New York, Basel, Marcel Dekker, Inc., 1989, 784 stran.
- [22] Volčák J.: Teorie automatického řízení III. Praha, ČVUT, 1982.
- [23] Zezulka F.: Automatizační technika na 31. mezinárodním veletrhu strojírenském v Brně. Praha, Automatizace č.3, 1990, str. 61-63.
- [24] Zídek P., Motlík F., Vacátko J., Šmrha P.: Podpora programování logických automatů na IBM PC/XT/AT. Praha, Automatizace č.5, 1989, str. 127-132.
- [25] Zich O. a kol.: Moderní logika. Orbis, Praha, 1958.
- [26] Kraus P.: Intel vyrábí osobní počítače. Praha, Automatizace č.4, 1990, str. 118-119.