

L i t e r a t u r a

- /1/ Lojík V.: Technika číslicového a logického řízení, skriptum ČVUT, Praha 1976
- /2/ Lojík V., Sýkora J.: Číslicová a impulsová technika I, skriptum ČVUT, Praha 1981
- /3/ Lojík V.: Číslicové systémy, učební texty PGS Spojovací a číslicová technika, ČVUT, 1979
- /4/ Baranov S. I.: Sintez mikroprogramnych avtomatov, Energija, Leningrad 1980
- /5/ Chasson S.: Mikroprogramnoje upravlenije, vyp. I., II., Mir. Moskva 1973 (I), 1974 (II)
- /6/ Wilkes M. V.: The design of a control of an electronic digital computer Proc. IEEE, 105, 1958
- /7/ Blatný J., Kryštof K., Pokorný Z., Kelenička J.: Číslicové počítače, SNTL/ALFA, Praha 1980
- /8/ Dědina B., Valášek P.: Mikroprocesory a mikropočítače, SNTL, Praha 1981
- /9/ Zíma J.: Mikroprocesor 8080, AR č. 1 až 12, 1983
- /10/ Valášek P.: Mikroprocesor 8080 a základní obvody, knižnice ČSVTS, Praha 1982
- /11/ Intel the 8080/8085 Mikroprocessor Book, A Wiley - Interscience Publication, New York 1980
- /12/ Intel 8080 mikrocomputer systems. Users manual, Intel Corp. 1975
- /13/ Kolínský J.: MSI a LSI integrované obvody z hlediska architektury mikroprocesorů
- /14/ Budínský J.: Polovodičové paměti a jejich použití, SNTL/ALFA, Praha 1977
- /15/ Slípka J., Šmaha J.: Zobrazovací prvky a jejich elektronické obvody, SNTL, Praha 1977
- /16/ Klika O., Lojík V.: Spojovací technika, Automatické spojovací systémy, SNTL/ALFA, Praha 1978
- /17/ Firemní literatura k. p. Tesla Rožnov
- /18/ Oborová norma ONT 34 5535: Schématické značky logických obvodů
- /19/ Československá státní norma ČSN 18 0011: Názvosloví z oboru logických obvodů
- /20/ Tichý J.: Hazardy v logických sítích, Automatizace 12/1970