

12. POUŽITÁ LITERATURA.

- Foít J.: Struktury a technologie mikroelektroniky.
FEL ČVUT Praha, 1984
- Efimov I.E. a Kozyr I.J.: Osnovy mikroelektroniky.
Vysšaja škola, Moskva 1983
- Till W.T. a Luxon J.T.: Integralnye schemy, materialy, pribory, izgotovlenie.
Moskva, Mir 1985 - překlad z angličtiny
- Berezin A.S. a Molčakina O.P.: Technologija i konstruirovanie integralnych mikroschem. Moskva, Radio i svjaz, 1983
- Polášek P. a Tomeš M.: Hlavní technologické směry v oblasti bipolárních IO.
Perspektivy součástkové základny, ČSVTS Ostrava, 1983, str. 111
- Strakoš V.: Problematika návrhu technologie složitých bipolárních struktur.
Integrované obvody 84, ČSVTS Ostrava, 1984, str. 58
- Palaj J.: Hlavní technologické směry v oblasti unipolárních IO.
Perspektivy rozvoje součástkové základny, ČSVTS Ostrava, 1983, str. 137
- Strakoš V.: Technologie typu izoplanár.
Seminář ČSVTS TESLA Rožnov, 1977
- Marciniak W.: Polovodičové součástky typu MIS.
SNTL Praha, 1979
- Macháč P. a Myslík V.: Struktury a technologie mikroelektroniky I.
Skriptum VŠCHT Praha, 1987
- Mancel M.: Perspektivne technologie MOS IO z hlediska hromadnej výroby.
Integrované obvody 84, ČSVTS Ostrava, 1984, str. 14
- Foít J.: Mikroelektronika.
Skriptum FEL ČVUT Praha, 1984
- Volkev V.M. a kol.: Mikroelektronika.
Technika Kiev, 1983
- Pelikán L. a Foít J.: Mikroelektronika II.
Skriptum FEL ČVUT Praha, 1975
- Katalog elektronických součástek, konstrukčních dílů, bloků a přístrojů -
Integrované obvody. TESLA Eltos, 1986
- Syrovátko M. a Černoš B.: Zapojení s integrovanými obvody.
SNTL Praha, 1987
- Bernard J.M. a Hugon J.: Od logických obvodů k mikroprocesorům.
SNTL Praha, 1986
- Szántó L. a Felix J.: Mikroelektronické obvody - Digitálne obvody.
Skriptum SVŠT Bratislava, 1981
- Kolektiv: Zákaznické integrované obvody I²L.
TESLA Rožnov, 1984
- Kolektiv: Návrh zákaznických a polozákaznických IO.
ČSVTS TESLA VÚST, Praha, 1986
- Chmel J. a kol.: Logické obvody SDFL z arzenidu galitého.
Slaboproudový obzor 48 /1987/, č. 11, str. 529
- Jelínek S.: Využití GaAs pro technologii IO.
Diplomová práce FEL ČVUT Praha, 1981

Štěpánek J.: Vnitřní zapojení a konstrukce RAM pamětí.

Aktuality technologie a konstrukce polovodičových součástek TESLA,
Dům techniky ČSVTS Ostrava, 1978

Budinský Z.: Technologické procesy MOS pro VLSI.

Slaboproudový obzor 46 /1985/, č. 9, str. 431

Soutor Z. a kol.: Hybridní integrované obvody.

SNTL Praha, 1982

Szendluch I. a Myslik V.: K problematice dostavování vrstevných rezistorů.

Sdělovací technika 36 /1988/, č. 4, str. 127

Rothbauer M. a kol.: Mikrovlnné polovodičové součástky a jejich použití.

SNTL Praha, 1985

Rothbauer M. a Solar M.: Monolitický GaAs širokopásmový zesilovač.

Sdělovací technika 35 /1987/, č. 9, str. 323

Vaniček F.: Polovodičové struktury.

Skriptum FEL ČVUT Praha, 1983

Nosov J.R. a Šilin V.A.: Polovodičové nábojově vázané struktury.

SNTL Praha, 1982

Kolektiv: Aktuality technologie a konstrukce polovodičových součástek. 22. díl.

GŘ TESLA Elektronické součástky Rožnov, 1987

Tomášek K.: Spolehlivost integrovaných obvodů.

Učební text PGS, FEL ČVUT, 1975

Cetkovský J.: Spolehlivost IO typu MOS.

Sdělovací technika 35 /1987/, č. 11, str. 415