

## 5. LITERATÚRA

- [1] Gschwind, H.W., McCluskey, E.J.: Design of digital computers. Springer-Verlag, Berlin, Heidelberg, New York, 1975
- [2] Blatný a kol.: Logika počítačového systému. Skriptum VUT Brno, SNTL Praha, 1974
- [3] Juránek, P.: Diplomová práca. FE VUT Brno, 1976
- [4] Lazarev, V.G., Pijl', E.I.: Sintez upravľajušičich avtomatov. Izd. Energija, Moskva, 1970
- [5] Jakubajtis, E.A.: Logičeskije avtomaty i mikromoduly. Izd. Zinatne, Riga, 1975
- [6] Jakubajtis, E.A.: Sintez asinchronnych konečnych avtomatov. Izd. Zinatne, Riga, 1970
- [7] Zissos, D.: Problems and solutions in logic design. University press, 1976
- [8] Zborník.: Avtomaty i upravlenie. Izd. Nauka, Moskva, 1972
- [9] Saveljev, A.G.: Sposob sinteza mikroprogramnych avtomatov s ispol'zovaniem postojannyh zapominajušičich ustrojstv. In.: Avtomaty i upravlenie. Izd. Nauka, Moskva, 1972
- [10] Kolenička, J., Sivák, B.: Algoritmická syntéza mikroprogramového automatu s pevnou pamäťou. Správa k štátnej úlohe III-2-1/5 "Výstavba programovacích prostriedkú pro návrh a simulaci číslicových systémú na počítačích". FE VUT Brno, 1979
- [11] Kolenička, J.: Algoritmická syntéza mikroprogramového automatu s pevnou pamäťou. Habilitačná práca. Banská Bystrica, 1978