

7. L I T E R A T Ú R A

- 1 Blatný, J., Krištofuk, K., Pokorný, Z., Kolenička, J.: Číslicové počítače. Praha, SNTL - ALFA 1982, 493 s.
- 2 Blatný, J., Drábek, V., Schwarz, J., Vejvoda, P.: Číslicové počítače I, II. Díl I. FEL VUT. Brno 1988, 216 str. (skriptum)
- 3 Hlavička, J.: Číslicové počítače II. ČVUT, Praha 1987, 235 str. (skriptum)
- 4 Jelšina, M.: Číslicové počítače. EF VŠT, Košice 1985, 581 str. (skriptum)
- 5 Elektrotechnický náučný slovník. 4. zv.: Kybernetické systémy. ALFA, Bratislava 1987, 389 str.
- 6 Motooka, T., Tomita, S., Tonaka, Ch.: Komputery na SBIS. Mir, Moskva 1988, 387 str. (preklad z japončiny)
- 7 Milutinovič, V. M.: Computer Architecture. North-Holland, New York 1987, 566 str.
- 8 Microprocessor. Intel, 1990
- 9 386TMDX Micorprocessor Hardware Reference Manual. Intel, 1990
- 10 80286 Hardware Reference Manual. Intel, 1990
- 11 Systems Manuals 80286. Dokumentácia systémovej dosky počítača IBM PC/AT, 1987
- 12 Burger, I., Seidmann A.: Architektúra a systémove prostriedky počítačov typu PC. ALFA. Bratislava (v tlači)
- 13 Zelený, J., Němec A.: Mikroprogramování, SNTL. Praha 1991
- 14 Agrawal, D. P.: Advanced Computer Architecture. IEEE, 283 str.
- 15 Levický, D., Magyar, A.: Signálové procesory. Zborník zo semináru. DT ČSVTS, Košice 1988, 186 str.
- 16 Ložek, Š. a kol.: Moduly technických a programových prostriedkov na báze SNK. Výsk. správa A-07-561-830/02-3. ÚTK SAV. Bratislava 1987, 41 str.
- 17 Hruška. T., Zelený, J.: Architektúra RISC. In: Zborník zo semináru SOFSEM'87, Beskydy 1987, str. 89-110
- 18 Manul, T., Rodžerson, S.: Transputer - na paroge realizácii svojich potencialnych vozmožnostej. Elektronika 1987. č. 17, str. 43-47
- 19 Händler, W.: The Impact of Classification Schemes on Computer Architecture. In: Agrawal, D. P.: Advanced Computer Architecture. IEEE Comp. Society, 1986, str. 3-9
- 20 Hockney, R. W.: Classification and Evaluation of Parallel Computer Systems. In: Proc. Conf. Parallel Processing in Science and Engineering. Bon-Bad Godesberg, 25.-25. June 1987, str. 1-8

- 21 Plander, I.: Paralelné architektúry počítačov. In: Zborník zo semináru: Paralelné systémy. ÚTK SAV - DT ČSVTS. Tatranská Lomnica 1990, str. 3-11
- 22 Hwang, K.: Multiprocessor Supercomputers for Scientific/Engineering Applications. Computer, Vol. 18, No. 2, June 1985, str. 57-73
- 23 Mikloško, J., Klette, R., Vajteršic, M., Vrto, I.: Rýchle algoritmy a ich realizácia na špecializovaných počítačoch. VEDA, Bratislava 1985, 204 str.
- 24 Richter, K.: A Parallel Computer System SIMD: In: Plander, I. (editor): Artificial Intelligence and Information - Control Systems of Robots. North-Holland. Amsterdam 1986, str. 309-313.
- 25 Jelšina, M. a kol.: Architektúra špecializovaného počítača typu: "Data Flow". Výsk. správa III-8-3/12-1. EF VŠT Košice, 1990, 184 str.
- 26 Dennis, J. B.: Dataflow Computation: A Case Study. In: Milutinovic, V.M.: Computer Architecture. Concepts and Systems. North - Holland 1987, str. 354-404