

## LITERATÚRA

- [1] Caldwell, S. M.: Switching circuits and logical design. John Wiley and sons, New York 1958
- [2] ONT 345535: Schématické značky logických obvodů. TESLA VÚST, Praha 1975
- [3] Huntington, E. V.: Sets of independent postulates for the algebra of logic. Trans. Am. Math. Soc. 5. 1904, s. 288 - 309
- [4] Gluškov, V. M.: Sintez cifrovych avtomatov. Moskva 1967
- [5] Cohn, M., Lidman, R.: Axiomatic majority - decision logic. IRE Trans. on Electronic Computers, 1961, č.3, s 17
- [6] Zissos, D., Duncan, F. G.: Boolean minimisation. The Computer Journal, Vol. 16, N.2
- [7] Kolenička, J.: Navrhování automatů. SNTL, Praha 1974
- [8] Breuer, M. A.: Design automation of digital systems. Prentice Hall, 1972
- [9] Fridman, A. D. Menon, P. R.: Teórie a návrh logických obvodů. SNTL, Praha 1983
- [10] Bloch, A. Š.: Kanoničeskij metod sinteza kontaknyh schem. Avtomatika i telemekhanika, 1966, č. 6, s. 756 - 764
- [11] Dansky, A. H.: Umenšeniye nagruzočnyh soprotivlenij ventilej - sposob sniženija zaderžek v ventil'nyh matricach. Elektronika, 1980, č. 22, s. 38 -41
- [12] Kroeger, J. H., Tozun, O. N.: Avtomatizirovanoje projektirovanije obostrajet konkurenciu poluzakaznyh priborov so standartnymi. Elektronika, 1980, č.15, s. 28-34
- [13] Perrin, J. P., Denouette, M., Daclin, E.: Logické systémy 1, 2. SNTL, Praha 1972
- [14] Baranov, S. I.: Sintez mikroprogramnyh avtomatov. Energia, Leningrad 1974
- [15] Lazarev, V. G.: Sintez asinchronnyh konečnyh avtomatov. Fizmatgiz, Moskva 1974
- [16] Frišťacký, N., Hlavatý, J., Kolesár, M.: Asynchrónne sekvenčné obvody. ES SVŠT, Bratislava 1982
- [17] Kobrinskij, N. E., Trachtenbrot, B. A.: Úvod do teórie konečnyh avtomatov. SNTL, Praha 1967
- [18] Bača, J.: Logické systémy. Laboratórne cvičenia. ALFA, Bratislava 1987
- [19] Zakrevskij, A. D.: Algoritmy sinteza diskretnyh avtomatov. Nauka, Moskva 1971
- [20] Mc Cluskey, E. J.: Introduction to the theory of switching circuits. Mc Graw-Hill Book Company, New York 1965
- [21] Vorževa, V. V.: Metod polučeniya svobodnoj od sostjazanij častnoj minimalnoj formy bulevoj funkcii. In. Abstraktnaja i strukturnaja teorija relejnyh ustrojstv. Nauka, Moskva 1966, s. 112-116
- [22] Unger, S. H.: Hazards and delays in asynchronous sequential circuits. IRE Transaction on Circuit Theory. CT-6, 1959, č. 3, s. 12 - 25
- [23] Unger, S. H.: Asynchronous sequential circuits. J. Wiley, Interscience, New York 1969