

Literatura

- [1] Halada, M.: *Elektronika z pohledu systémového inženýrství. Quo vadis elektronika '86*, s. 85–93.
- [2] Kvasil, J., Laipert, M.: *Teorie obvodů III. Analýza a syntéza linearizovaných obvodů*. Skriptum ČVUT FEL, Praha 1989.
- [3] Kvasil, J., Čajka, J.: *Úvod do syntézy lineárních obvodů*. SNTL/ALFA, Praha 1981.
- [4] Lojík, V.: *Syntéza logických obvodů*. Skriptum ČVUT FEL, Praha 1987.
- [5] Bernard, J. M., Hugon, J., Le Corvec, R.: *De la logique cablée aux microprocesseurs*. Editions Eyrolles, Paříž 1979. Český překlad: *Od logických obvodů k mikroprocesorům*. SNTL, Praha 1988.
- [6] Cetkovský, J. - Michálek, L.: *Stav a výhledy mikroelektronické součástkové základny*. Mikro quo vadis, sv. 15, TESLA VÚST, Praha 1990.
- [7] Pěchouček, M., Vlčková, M.: "Zákaznický/polozákaznický" kontra "zakázkový polozakázkový". *Sdělovací technika*, 38, 1990, č. 6, s. 206.
- [8] Blatný, J., Hauser, P.: "Zákaznický/polozákaznický" kontra "zakázkový polozakázkový". *Sdělovací technika*, 39, 1991, č. 7, s. 276.
- [9] Szántó, L. - Burjan, Z. - Herout, A. - Hönig, P. - Raszka, J.: *Projektování integrovaných obvodů systémem API*. ČSVTS TESLA VÚST, Praha 1987.
- [10] Hannawald, M., Clasen, H.: *Design Ablauf: Was wichtig ist*. *Elektronik Industrie*, 1991, č. 4, s. 124–127.
- [11] Jiřina, M., Kottek, E., Krátký, V.: *Kurs navrhování číslicových obvodů*. SNTL, Praha 1988.
- [12] Stock, U.: *Für die Entwicklung hochkomplexer ASICs*. *Elektronik Industrie*, 1991, č.8, s. 80–81.
- [13] Szántó, L., Herout, A., Pařízek, J.: *Systém PC-ADS pro projektování integrovaných obvodů*. *Slaboproudý obzor*, 52, 1991, č.1, s. 14–18
- [14] Kolář, M. - Laipert, M.: *Zakázkové integrované obvody*. *Slaboproudý obzor*, 51, 1990, č. 8, s. 335–336.

- [15] Koníř, L.: *Polozákaznické integrované obvody VUGAF*. In: *Integrované obvody III*. Dům techniky ČSVTS Košice, prosinec 1989, s. 76 - 83.
- [16] *Návrh polozákaznických integrovaných obvodů na hradlových polích CMOS*. Dům techniky ČSVTS, Praha 1988.
- [17] *Zakázkové integrované obvody. I2L, analog - I2L*. Technické informace, č. 4, 1990, TESLA Rožnov.
- [18] Musil, V., Vlček, J., Hamerník, J.: *Návrh analogových zakázkových integrovaných obvodů*. Slaboproudý obzor, 52, 1991, č. 3 - 4, s. 74-79.
- [19] Foit, J.: *Mikroelektronika*. Skriptum ČVUT FEL, Praha 1986.
- [20] Vlček, J.: *Zakázkové integrované obvody. Metodika návrhu analogových ZIO*. Příručka uživatele, TESLA Rožnov, 1989.
- [21] Seifart, M.: *Polovodičové prvky a obvody na spracovanie spojitých signálov*. Alfa, Bratislava 1988.
- [22] Tomeš, M.: *Zakázkové integrované obvody - analogová technika I*. Příručka uživatele, TESLA Rožnov, 1987.
- [23] Musil, V., Brzobohatý, J., Tomeš, M.: *Navrhování mikroelektronických obvodů*. Skriptum FE VUT Brno, 1987.
- [24] Orság, M., Hamerník, J., Kadaňka, P.: *Zakázkové integrované obvody. Analogové a funkční bloky*. Příručka uživatele, TESLA Rožnov, 1988
- [25] Kadlec, J., Neumann, P.: *Teorie obvodů III - přednášky*. skripta ČVUT FEL, Praha 1988.
- [26] Ptáčková, G., Neumann, P.: *Elektronické obvody I*. skripta ČVUT FEL, v tisku.
- [27] Štecha, J.: *Obecná teorie systémů*. Skriptum ČVUT FEL, Praha 1980.
- [28] Starý, I.: *Složitě systémy*. Skriptum ČVUT FEL, Praha 1985.
- [29] Pitra, Z.: *Teorie systémů*. MŠMT, Praha 1989.
- [30] Novák, J. - Servít, M.: *Počítačový návrh II*. Skriptum pro postgraduální studium ČVUT FEL, Praha 1989.
- [31] Kolář, J.: *Grafy*. Skriptum ČVUT FEL, Praha 1989.
- [32] Štach, J.: *Základy teorie systémů*. SNTL, Praha 1982.
- [33] Dudorkin, J.: *Systémová analýza*. Skriptum ČVUT FEL, Praha 1985.
- [34] Rosocha, H.: *Die Bedeutung von Hardware-Beschreibungssprachen*. Elektronik Industrie, 1991, č. 7, s. 86-95.

- [35] Tvrdík, P.: *Vývojové trendy použití mikroprocesorů*. Postgraduální studium. Skriptum ČVUT FEL, Praha 1989.
- [36] Szántó, L.: *Integrované obvody*. ALFA, Bratislava 1990.
- [37] Komora, J.: *Perspektiva IO*. Elektronika, 1990, č. 11, s. 4–5.
- [38] Kolář, M.: *K problematice systémového návrhu polozákaznických integrovaných obvodů*. Písemná práce k odborné zkoušce, Praha, ČVUT FEL, květen 1989.
- [39] Kolář, M. - Laipert, M.: *Návrh číslicových polozákazkových integrovaných obvodů*. Slaboproudý obzor, 51, 1990, č. 7, s. 284–290.
- [40] Szántó, L.: *Automatizácia projektovania integrovaných obvodou*. ALFA, Bratislava 1985.
- [41] Pleštil, A. a kol.: *Testování zakázkových a polozákazkových integrovaných obvodů*. Pobočka ČES, TESLA VÚST, Praha 1990.
- [42] Hlavička, J.: *Spolehlivost a diagnostika*. Skriptum ČVUT FEL, Praha 1989.
- [43] Hlavička, J., Starosta, R.: *Moderní přístupy k diagnostice číslicových systémů*. In: DROMS-TCT'90, Dům techniky ČSVTS Brno, červen 1990, s. 15–23.
- [44] Vašátko, J.: *Spolehlivost radioelektronických spojů*. písemná práce k odborné zkoušce, Výzkumný ústav spojů, Praha 1986.
- [45] Novák, J., Tomášek, K.: *Zjišťování a výpočet spolehlivosti telekomunikačních soustav*. NADAS, Praha 1977.
- [46] Novák, J.: *Konstrukce a technologie spojovacích zařízení – přednášky*. Skriptum ČVUT FEL, Praha 1986.
- [47] Kolektiv: *Kurs spolehlivosti 1–10*. DT ČSVTS, Praha 1980.
- [48] Matějček, J.: *Katalog spolehlivosti elektrotechnických a elektronických výrobků*. Technická příručka sv. 23, TESLA VÚST, Praha 1985.
- [49] Novák, M.: *Teorie tolerancí soustav*. Academia ČSAV, Praha 1987.
- [50] Breuninger, R. K., Schiele, L. E.: *Designing with Texas Instruments Field-Programmable Logic*. Texas Instruments, 1984.
- [51] Meyer, C., Droste, T.: *(E)PLD-Bausteine, PAL und GAL im Überblick*. c't 1989, č.12, str. 383–390.
- [52] *User Programmable Integrated Circuits*. International CMOS Technology, Inc., 1990 Data Book.
- [53] *PEEL Software and Applications Handbook*. International CMOS Technology, Inc., 1990.

- [54] *PLACE Software and Applications Handbook*. International CMOS Technology, Inc., 1990.
- [55] *The Programmable Gate Array Data Book*. XILINX, Inc., 1991.
- [56] *ACTTM Family Field Programmable Gate Array DATA BOOK*. Actel Corp., 1991.
- [57] *TPC10 Series 1.2 μ m CMOS Field Programmable Gate Arrays*. Texas Instruments, Inc., 1990.
- [58] *Texas Instruments Field Programmable Gate Array. Development Systems Summary*. Texas Instruments, Inc., 1990.