

- [ 1 ] Keller V.: Obvody impulsové techniky, Praha, SNTL/ALFA 1976
- [ 2 ] Keller V.: Impulsová technika, Praha, ČVUT 1974
- [ 3 ] Budinský J.: Techniques of transistor switching circuits, Prague, SNTL 1968
- [ 4 ] Uhlíř J. - Slípka J.: Polovodičové impulsní a spínací obvody, Praha, SNTL 1972
- [ 5 ] Chalupa V. - Šimek T.: Elektronické systémy II., Skriptum ČVUT, Praha 1978
- [ 6 ] Bayer J. - Šimek T.: Elektronické systémy II., Skriptum ČVUT, Praha 1987
- [ 7 ] Čermák J.: Kurs polovodičové techniky, Praha, SNTL 1976
- [ 8 ] Jiřina M. - Kottek E. - Králky V.: Kurs navrhování číslicových obvodů, Praha, SNTL 1988
- [ 9 ] Budinský J.: Polovodičové obvody pro číslicovou techniku, Praha, SNTL 1973
- [10] Pütz J. a kol.: Úvod do číslicové techniky, Praha, SNTL 1983
- [11] Konstrukční katalog polovodičových součástek Tesla, Bipolární logické integrované obvody, 1983-84
- [12] Lojík V. - Sýkora J.: Číslicová a impulsová technika I., Skriptum ČVUT, Praha 1986
- [13] Syřovátko M. - Černocho B.: Zapojení s integrovanými obvody, Praha, SNTL 1975
- [14] Příklady použití číslicových integrovaných obvodů, Integrované obvody Tesla 1970
- [15] Valášek P.: Monolitické mikroprocesory a mikropočítače, Praha, SNTL 1989
- [16] Hlavička J. - Kottek E. - Zelený J.: Diagnostika elektronických číslicových obvodů, Praha, SNTL, ALFA 1982
- [17] Hlavička J.: Úvod do problematiky testovatelnosti, Zborník - Návrh pro snadnou diagnostiku číslicových obvodů, DT ČSVTS České Budějovice, Písek 1988
- [18] Hlavička J.: Heuristické metody návrhu, Zborník - Návrh pro snadnou diagnostiku číslicových obvodů, DT ČSVTS České Budějovice, Písek 1988
- [19] Hass K. - Zuska J.: Moderní měřicí přístroje a jejich obvody, Amatérské radio pro konstruktéry, č. 4/1981, str. 122 - 137
- [20] Stříž V.: Integrované obvody zemí RVHP VII, Amatérské radio pro konstruktéry, č. 3/1989, str. 82 - 91
- [21] Gulman A. - Luby Š. - Szantó L. - Sobotka Z.: Unipolárne integrované obvody, Bratislava, ALFA 1980

- [22] Marciniak W.: Polovodičové součástky typu MIS, Praha, SNTL 1979
- [23] Teska V.: Integrované obvody CMOS, Amatérské radio pro konstruktéry, č. 2/1985, str.: 42 - 50
- [24] Frištacký N. - Kolesár M. - Kolenička J. - Hlavatý J.: Logické systémy, Bratislava, ALFA - Praha, SNTL 1986