

## Literatura

- [1] Baher H.: Analog and Digital Signal Processing. John Willey, 1990.
- [2] Best R. E.: Phase-Locked Loops: theory, design, and applications. McGraw-Hill, 1993.
- [3] Bruton L.: RC-Active Circuits, Theory and Design. Prentice-Hall, 1980.
- [4] Conant R.: Engineering Circuit Analysis with PSpice and Probe. McGraw-Hill, 1993.
- [5] Hilburn J., Johnson D.: Manual of Active Filter Design. McGraw-Hill, 1973.
- [6] Huelsman L.: Active and Passive Analog Filter Design. McGraw-Hill, 1993.
- [7] Johnson D.: Rapid Practical Designs of Active Filters. John Willey, 1975.
- [8] Kejhar M., Kirschner M., Musil V., Stříbrný V.: Program SPICE v příkladech. Skriptum ČVUT - FEL, 1995.
- [9] Kolombet E., Jurkovič K., Zodl J.: Využitie analógových integrovaných obvodov. Alfa Bratislava, 1989.
- [10] Poláček D.: Technické kreslení podle mezinárodních norem III. Pravidla tvorby výkresů a schémat v elektrotechnice. Montanex, 1995.
- [11] Punčochář J.: Operační zesilovače v elektrotechnice. BEN-technická literatura, 1996.
- [12] Savant C., Roden M., Carpenter G.: Electronic Design. Circuits and Systems. Benjamin Cummings, 1991.
- [13] Seifart M.: Polovodičové obvody na spracovanie spojitých signálov. Alfa Bratislava, 1987.
- [14] Tietze U., Schenk Ch.: Electronic Circuits, Design and Applications. Springer-Verlag, 1991.
- [15] Tuinenga P.: SPICE: A Guide to Circuit Simulation and Analysis Using PSpice. Prentice-Hall, 1995.
- [16] Williams A.: Electronic Filter Design Handbook. McGraw-Hill, 1981.
- [17] Wong Y., Ott W.: Function Circuits, Design and Applications. McGraw-Hill, 1975.
- [18] The Design Center. Circuit Analysis User's Guide, version 6.1. MicroSim Corporation, 1994.

- [19] The Design Center. Circuit Analysis Reference Manual, version 6.1. MicroSim Corporation, 1994.
- [20] The Design Center. Schematic Capture User's Guide, version 6.1. MicroSim Corporation, 1994.
- [21] Zima V., Braun J., Žilka Z.: Lineární obvody s aktivními prvky. SNTL Praha, 1986.
- [22] Čajka J., Kvasil J.: Teorie lineárních obvodů. SNTL Praha, 1979.
- [23] Eichler J., Žalud V.: Selektivní radioelektronická zařízení. SNTL Praha, 1983.
- [24] Kvasil J.: Mikroelektronické transformační bloky. SNTL Praha, 1981.
- [25] Martinek P.: Analogové mikroelektronické soustavy. Skriptum ČVUT FEL, 1991.
- [26] Millman J., Grabel A.: Microelectronics. McGraw-Hill International Editors, 1987.
- [27] Kouřil F., Vrba K.: Teorie nelineárních a parametrických obvodů, SNTL/ALFA Praha, 1982.
- [28] Clayton G. B.: Operational amplifiers, Newnes-Butterworks, 1979.
- [29] Data Acquisition Data Book, National Semiconductor, 1993.
- [30] MAXIM New releases data book , Vol. II 1995.
- [31] MAXIM New releases data book , Vol. II 1996.
- [32] Stránský J.: Polovodičová technika 1, SNTL/ALFA Praha, 1973.
- [33] Stránský J.: Polovodičová technika 2, SNTL/ALFA Praha, 1975
- [34] Kabeš K.: Operační zesilovače v automatizační technice, SNTL Praha, 1989