

8. Literatura

- [1] Booth, T.L.: Sequential Machines and Automata Theory, John Wiley & Sons, NY 1967
- [2] Bayer, J., Šimek, T.: Elektronické systémy II - přednášky, skripta ČVUT, Praha 1996
- [3] Frišťacký, N., Kolesár, M., Kolenička, J., Hlavatý, J.: Logické systémy, SNTL, Praha 1986
- [4] Douša, J., Jáneš, V.: Teorie automatů, skripta ČVUT, Praha 1988
- [5] Marcus, M.P.: Switching Circuits for Engineers, Prentice - Hall Inc., Englewood Cliffs, N.J. 1962
- [6] Klír, J., Seidl, L.K.: Syntéza logických obvodů, SNTL, Praha 1966
- [7] Douša, J., Jáneš, V.: Logické systémy, skripta ČVUT, Praha 1998
- [8] Das TTL Kochbuch, Texas Instruments Deutschland GmbH, Freising 1973, D
- [9] Kubíček, Z.: Směrnice pro propojování IO ve stroji, expres informace VUMS, Praha 1973
- [10] Richards, C.L.: An Easy Way to Design Complex Program Controllers, Circuit Designer's Casebook, Mc Graw Hill, NY 1975
- [11] Bokr, J., a kol.: Logické řízení technologických procesů, SNTL, Praha 1987
- [12] Bayer, J. a kol.: Elektronické systémy II - cvičení, skripta ČVUT, Praha 1992
- [13] The TTL Data Book Volume 3, Bipolar Programmable Logic and Memory, Texas Inst. 1985
- [14] GAL Handbook, Lattice Semiconductor Corp., 1986
- [15] pLSI and ispLSI Data Book and Handbook, Lattice Semiconductor Corp., 1992
- [16] The Programmable Logic Data Book, Xilinx Inc., San Jose California 1994
- [17] XEPLD Design Guide, Xilinx Inc., San Jose California 1994
- [18] PAL Conversion Guide with Xilinx EPLD Data Sheets, Xilinx Inc., San Jose California 1994
- [19] XAPP Applications Handbook, Xilinx Inc., San Jose California 1992
- [20] Allen - Bradley, WWW stránky Rockwell Automation s.r.o: <http://www.ab.com/>
- [21] Fuka, J., Šusta, R.: Zpracování vizuální informace v průmyslovém řízení pomocí modulu VIM firmy Allen-Bradley, Automatizace č. 11/92, SNTL Praha 1992
- [22] Grafcet, IEC 848 Grafcet, International Electrotechnical Commission 1992
- [23] IEC 1131-3 Programmable Controllers - Part 3: Programming Languages, International Electrotechnical Commission 1993
- [24] Omron, WWW stránky OMRON Corporation, <http://www.eu.omron.com/>
- [25] Siemens, WWW stránky Siemens AG, <http://www.ad.siemens.de/simatic/>
- [26] Šusta, R.: Programovací jazyky pro řízení, skripta ČVUT, Praha 1999
- [27] TECO, WWW stránky TECO a.s. Kolín, <http://www.tecomat.cz/>
- [28] David, R.: Grafcet: A Powerful Tool for Specification of Logic Controllers, IEEE Transactions on Control Systems Technology, Vol.3, No.3, September 1995
- [29] IEC 848 - Preparation of Function Charts for Control Systems, Bureau Central de la Commission Electrotechnique Internationale 3, rue de Varembe, Geneve 1988
- [30] David, R., Alla, H.: Du Grafcet aux réseaux de Petri, Hermes Paris, 1989
- [31] Murata, T.: Petri Nets: Properties, Analysis and Applications, Proceedings of the IEEE, Vol. 77, No.4, pp.541-580, 1989
- [32] Bossy, J.C., a kol.: Le Grafcet - sa pratique et ses applications, Educavivre, Paris 1979
- [33] Bernard, J.M., Hugon, J., Corvec, R.: Od logických obvodů k mikroprocesorům I-III, SNTL, Praha 1982-1983
- [34] Perrin, J.P., Denouette, M., Daclin, E.: Logické systémy 1,2, SNTL, Praha 1972
- [35] Haškovec, J.Š., Vasiljeva, N.P.: Logické členy v průmyslové automatizaci, SNTL, Praha 1963
- [36] Bayer, J., Bilek, J.: Návrhy řídicích systémů I - přednášky, skripta ČVUT, Praha 1987
- [37] Bayer, J.: Logické řídicí systémy, sylaby přednášek, int. publikace K335 FEL ČVUT, Praha 1992