

## LITERATURA

- [1] KOLOUCH, J.: Programovatelné logické obvody a modelování číslicových systémů v jazycích ABEL a VHDL. [Skriptum VUT v Brně.] Brno, 2000
- [2] WAKERLY, J.: Digital Design – principles and practices, 3rd edition. Prentice Hall, 2001
- [3] KOLOUCH, J.: Slohy.wpd. [Text na počítačové síti ÚREL.]
- [4] DEWEY, A.: Analysis and Design of Digital Systems with VHDL. PWS Publishing Company, 1997
- [5] KOLOUCH, J.: JakNaToPLDlab.wpd. [Text na počítačové síti ÚREL.]
- [6] SKAHILL, K.: VHDL for Programmable Logic. Addison-Wesley, 1996
- [7] VLČEK, K.: VHDL usnadňuje návrh CPLD a FPGA. Sdělovací technika, 1998, č. 1, s. 7
- [8] VLČEK, K.: Návrh obvodů pomocí VHDL. Sdělovací technika, 1998, č. 2, s. 20
- [9] VLČEK, K.: Modely konečných automatů ve VHDL. Sdělovací technika, 1998, č. 7, s. 24
- [10] HLAVIČKA, J. – SCHMIDT, J.: Programovatelné logické obvody. Sdělovací technika, 2000, č. 1, s. 3
- [11] SCHMIDT, J.: Architektura programovatelných logických obvodů. Sdělovací technika, 2000, č. 2, s. 16
- [12] HRADECKÝ, L. – BEČVÁŘ, M. – SLAVÍK, P.: Metody návrhu systémů na bázi FPGA. Sdělovací technika, 2000, č. 3, s. 7
- [13] Příklady popisu aplikací obvodů PLD a FPGA uvedené v manuálech návrhových systémů dostupných v síti ÚREL