

OBSAH

1. Mikroprocesory řady 8051	6
1.1. Jádru procesoru 8051	7
1.1.1. Organizace paměti	8
1.1.2. Registry speciálních funkcí	10
1.1.3. Čítače/časovače	12
1.1.4. Přerušení	16
1.1.5. Sériový kanál	20
1.1.6. Multiprocesorová komunikace	24
1.1.7. Režimy se sníženou spotřebou	25
1.2. Zapojení vývodů mikroprocesoru 8051	27
1.2.1. Struktura a činnost vstupně/výstupních bran	29
1.2.2. Časování centrální procesorové jednotky	30
1.2.3. Přístup do vnější paměti	32
1.3. Procesory s jádrem 8051	34
1.3.1. Periferie rozšířených procesorů	34
1.3.2. Procesory 8052	37
1.3.3. Klony procesoru 8051	40
2. Instrukční soubor CPU 51	43
3. Příklady použití CPU 51	56
4. Mikroprocesor 8xC251SB	77
4.1. Organizace paměti	77
4.2. Přerušovací systém	81
4.3. Periferie 8xC251SB	82
4.5. Konfigurace procesoru	85
4.6. Instrukční soubor	87
5. Dodatky	95
5.1. Instrukční soubor 8051 - přehled	95
5.2. Speciální registry procesoru 8051, 8052, 80C251	99
Literatura	101

Příloha

SPŠ elektrotechnická	102
MC COMPLETE s.r.o.	103
AMIT	104
ELBATEX	106
ASICentrum	107
Knihy s elektrotechnickou tematikou	108
Prodejny technické literatury	112