

PŘEDMLUVA	7
1. INOVACE EMULÁTORU TEMS 49	9
1.1 TEMS 49 verze V-02	10
1.2 Plánovaná rozšíření pro verzi TEMS 49 V-03	11
2. OVLÁDÁNÍ EMULÁTORU VERZE V-02	14
2.1 Adaptor paměti EPROM	14
2.2 Adaptor ANL/ORL	15
2.3 Programovací přípravek UPP-1	16
2.3.1 Popis přípravku	16
2.3.2 Ovládání přípravku	19
2.3.3 Chyby hlášené ovladačem UPP	23
2.4 Využívání paralelního kanálu	25
3. PŘEHLED ZÁKLADNÍCH VLASTNOSTÍ EMULÁTORU	28
3.1 Popis emulátoru TEMS 49 z hlediska technického vybavení	28
3.2 Periferní subsystém	33
3.2.1 Komunikace s operátorem	33
3.2.2 Vstupní a výstupní kanály	35
3.3 Emulace kanálu 0 (BUS PORT)	37
3.4 Emulace kanálu 2 (port P2)	40
3.5 Popis emulátoru TEMS 49 z hlediska programového vybavení	41
4. ZÁKLADNÍ VLASTNOSTI OBVODŮ ŘADY 48	45
4.1 Jednočipové mikropočítače řady 48	45
4.1.1 Význam a rozmístění vývodů	45
4.1.2 Architektura mikropočítače	49
4.2 Přehled rozmístění vývodů podpůrných obvodů	54
LITERATURA	57

PŘÍLOHA 1	Systémová omezení autonomního emulátoru TEMS 49	59
PŘÍLOHA 2	Přehled příkazů emulátoru	61
PŘÍLOHA 3	Výpis řídicího programu MT49 V-02	67
PŘÍLOHA 4	Formát HEX	169
PŘÍLOHA 5	Souhrnný přehled propojek emulátoru	170
PŘÍLOHA 6	Přehled zpráv zobrazovaných na segmentovém displeji	174
PŘÍLOHA 7	Zapojení konektorů emulátoru	176
PŘÍLOHA 8	Připojení periferních zařízení k emulátoru ...	180
PŘÍLOHA 9	Připojení doplňků verze V-02 emulátoru	184
PŘÍLOHA 10	Tabulka kódu ASCII	186
PŘÍLOHA 11	Seznam instrukcí mikroprocesoru 8048/8049 seřazený vzestupně podle vnitřního kódu	188
PŘÍLOHA 12	Abecedně seřazený seznam instrukcí mikroprocesoru 8048/8049	189
PŘÍLOHA 13	Funkční přehled instrukcí mikroprocesoru 8048/8049	190
VLOŽENÁ PŘÍLOHA	Schéma zapojení emulátoru TEMS 49	