

<b>Microel – výukový program polovodičových struktur</b>	5
<b>Modul PROF</b>	5
<b>Modul 3D</b>	5
<b>Modul MSK</b>	5
<b>MicroWind - Tutorial</b>	6
První spuštění:	6
Tranzistor MOS	6
Ruční návrh	7
Simulace výrobního procesu	9
Charakteristiky tranzistoru MOS	9
Definice uzlů před simulací	10
Uložení souboru před spuštěním simulace	11
Analogová simulace	11
MOS model 1	12
<b>MicroWind – Návrh invertoru</b>	13
<b>Invertor CMOS</b>	13
Manuální návrh	13
Simulace technologického procesu	16
Kontakty a vodiče typu Metal	16
Definice uzlů před simulací invertoru	17
Analogová simulace	19
Je váš layout správný?	21
Parametrická analýza invertoru	21
Uložení a opuštění programu (Save & Quit)	22
<b>Základní hradla</b>	23
<b>Hradlo NAND</b>	23
Kompilace hradla NAND	23
Simulace hradla NAND	24
<b>Širokopásmový zesilovač</b>	26
SPICE Interface	28
<b>Input-Output Pad</b>	29
Pad Ring	30
ESD ochrana	31
<b>Popis programu DSCH</b>	33
<b>Úvod</b>	33
<b>Jednoduchý příklad</b>	33
Spuštění programu	33
Otevření souboru	34
Kontrola vlastností prvku	34
Start simulace	35
Zastavení simulace	35
Ukončení programu Dsch	36
<b>Základní funkce</b>	36
Úvod do popisu prvků	36
Vytvoření návrhu zapojení	37
Simulace obvodu	38

<b>Pokročilé prvky .....</b>	<b>39</b>
Symbol klávesnice (ieee\kbd.sym).....	39
Displej (ieee\digit.sym).....	40
Základní hradla .....	41
Třístatová hradla.....	41
Sčítáčky.....	42
<b>PŘÍLOHY.....</b>	<b>44</b>
<b>Program MicroWind .....</b>	<b>44</b>
Menu File .....	44
Menu View.....	44
Menu Simulate .....	45
Menu Analysis .....	45
<b>Palette .....</b>	<b>46</b>
<b>Seznam ikon .....</b>	<b>47</b>
<b>Pravidla pro navrhování.....</b>	<b>48</b>
<b>Program PROF z balíku Microel.....</b>	<b>52</b>
<b>Parametry použitých vrstev technologie ES 0.7µm.....</b>	<b>55</b>