

OBSAH :

str.:

Úvod	1
Sekce Systémová architektura	
The Transputer M.Bolton, GB	2
Mikroprocesorové systémy s kubickou architekturou J.Hlavička, CS	7
Registrový procesor - modifikace architektury RISC J.Janeček, CS	14
Rekonfigurovatelný paralelení procesor typu RISC Z.Blažek, P.Kroha, CS	23
Reducing Memory Accesses on "PEARLS": a Symbolic Processor D.Demigny, L.Kessal, C.Koester, J.C.Heusin, T.Maurin, F.Devos, F	30
Transputery a jazyk OCCAM K.Janů, CS	36
Sekce Aplikační programové vybavení	
An automatic Software Development Tool for Industrial Controllers G.Bucci, P.Nesi, I	40
Specification of a File System for a Dedicated Real Time Application K.Goczyla, PL	46
Microprogram Development System with Window-based User-friendly Interface M.Gondzio, M.Pawlowski, R.Rybus, J.Wytrebowicz, PL	52
Hodnocení výkonnosti mikrosystémů V.Smejkal, CS	59
Choosing Codes to Improve Menu Interfaces of Softwa- re Systems M.E.Jofré, J.A.Pino, RCH	68
A PS Based Tool for Complex Systems RMA/LCC Analysis Z.Pendič, S.Kostič, J.Grahovac, YU	75

Sekce Diagnostika a spolehlivost

- Periodogram-Type Spectrum Analysis Program for
Advanced Digital Signal Processing μ P
F.Kocsis, F.Marx, H 81
- The Generation of Process-Models for Testing of
Microprocessor-Devices for Binary Control
H.Wolf, DDR 85
- Experiences in Designing A PC-Based Test System
F.Novak, YU 91
- Designing Distributed Computer System: A Scientific
Approach Towards an Algebraic Model Based Method
J.R.Jusst, PL 97
- Procedure-Oriented Approach to Generating Pseudo-
Assembled Test Programs
I.V.Zlatarsky, BG 103
- Survivability Evaluation of Distributed Processings
System
A.Grnarov, A.Karadimče, D.Andonov, P.Zajkoski, YU 109
- Automated Tester for Digital Circuits Controlled by Personal
Computer
K.Toshev, I.Mirchev, R.Petkov, BG 115
- Effectiveness of Signature Analysis
V.N.Yarmolik, E.I.Katznelson, SU 119

Sekce Automatizace návrhu

- Automatizovaný návrh riadiacich jednotiek logického
typu na báze mikropočítačov špecifikovaných Petriho
sieťami
D.Hladík, K.Jelemenská, A.Šurková, CS 123
- Machine Independent Microcode Generation Method
G.B.Žintelis, P.N.Kanapeckas, A.J.Vasylius, A.Sniečkus, SU 130

Sekce Komunikační systémy

- Propojování výpočetních systémů
J.Pužman, CS 135
- Výkonnostní simulační model jako projekt lokální
sítě
P.Sklenář, CS 143

Communication Software of Switching Node for Computer Networks J.Wojtuszek, PL	149
Programové vybavení elektronických spojovacích sys- témů automatických telefonních ústředen P.Janoušek,V.Vaníček, CS	155
Delivered Traffic in Cambridge Ring Based Micro- computer Networks for Hospitals B.Fal,J.B.Lewoç,L.Z.Misiura, PL	162
A Proposal for New Sementics of Shared Variables in Programming Distributed Systems in ADA K.Sacha, PL	168
Aktorový model paralelního výpočetního systému B. Dědina, CS	173
Sekce Aplikace mikropočítačů	
Řadič disku SM 5400 /5 Mbyte/ pro mikropočítače B.Sikora,J.Jakeš, CS	182
Pilotážně navigační systém pro letoun L 610 S.Čekal,M.Kubát, CS	189
Development Tools for MCS-48 Family Microprocessors Z.Poznanski,J.Szynka , PL	194
Brailos-Braille Oparating System B.Stoenescu,A.Rotaru, R	198
Mikropočítač jako servisní procesor velkých výpo- četních systémů P.Šťovíček, J.Poupa,V.Pavlok,P.Tichý, CS	203
Simulátor letového režimu pro NCÚ J.Honců,A.Stříbrský, CS	211
Microcomputer System for High Reliable Control A.Lewinski, PL	217
Rentgenfluorescenční analyzátor popelnatosti jedno- čipovým počítačem MHB 8035 L.Koč, Z.Koč, CS	221
Multicomputer System for Registration of Qick-Changing Runs T.Stefanski,R.Swiatek,W.Tarczynski, PL	227
Systém MARK-Modulární automatické řízení a komunikace J. Hejna, CS	233

Adaptívny systém číslicovej regulácie a stabilizácie frekvencie riadený mikropočítačom MHB 8748 P.Fuchs,V.Kudják, CS	238
Sekce Problémové orientované komplexy	
Microcomputer Components of Semiconductor Devices Thermal Parameters Measuring System A.Nowakowski,J.Gajkiewicz,A.Brzezinski,K.Zyzdryn, PL	245
Specialisovaný aritmetický procesor D.Němec, CS	250
Expert System as an Integrated Part of Future Process Control Systems B.Böhme, DDR	255
Panelová diskuse	
Programové vybavení programovatelného technologického regulátoru dvacetiválcové tratě v KŽ Beroun J.Hošek, CS	259
Aplikácia mikroprocesorovej techniky v textilnom priemysle J.Dodek, CS	263
Konstrukční systém pro decentralizované řízení vybraných technologických procesů M.Masný,P.Kožela, CS	268
Jednotka ovládání paměti (MMU) pro mikroprocesorový systém s procesorem RISC J.Kelbler, CS	273
Mikropočítačový osmismyčkový programovatelný regulátor teploty P.Doležal, P.Liman, CS	277
Mikropočítač v energodispečingu závodu L.Harsányi,L.oravec,J.Kultan, CS	281
Zákaznické integrované obvody I.Šrubař, CS	287
Universální systém pro řízení technologických procesů na bázi SAPI I B.Habart,V.Šeda, CS	293
Multiloop Digital Controllers Assembled of PI Panels L.Trybus,J.Kluska, PL	298
Ternary Simulation of Microsystems in Register Transfer Languages J.A.Skobtsov,P.A.Shatohin, SU	302
Generalized Algorithm of Discrete Fourier Transform of Real Data I.Arro, SU	306

Adaptívny systém číslicovej regulácie a stabilizácie frekvencie riadený mikroočítačom MHB 8748 P.Fuchs,V.Kudják, CS	238
Sekce Problémové orientované komplexy	
Microcomputer Components of Semiconductor Devices Thermal Parameters Measuring System A.Nowakowski,J.Gajkiewicz,A.Brzezinski,K.Zyzdryn, PL	245
Specialisovaný aritmetický procesor D.Němec, CS	250
Expert System as an Integrated Part of Future Process Control Systems B.Böhme, DDR	255
Panelová diskuse	
Programové vybavení programovatelného technologického regulátoru dvacetiválcové tratě v KŽ Beroum J.Hošek, CS	259
Aplikácia mikroprocesorovej techniky v textilnom priemysle J.Dodek, CS	263
Konstrukční systém pro decentralizované řízení vybraných technologických procesů M.Masný,P.Kožela, CS	268
Jednotka ovládání paměti (MMU) pro mikroprocesorový systém s procesorem RISC J.Kelbler, CS	273
Mikroočítačový osmismyčkový programovatelný regulátor teploty P.Doležal, P.Liman, CS	277
Mikroočítač v energodispečingu závodu L.Harsányi,L.oravec,J.Kultan, CS	281
Zákaznické integrované obvody I.Šrubař, CS	287
Universální systém pro řízení technologických procesů na bázi SAPI I B.Habart,V.Šeda, CS	293
Multiloop Digital Controllers Assembled of PI Panels L.Trybus,J.Kluska, PL	298
Ternary Simulation of Microsystems in Register Transfer Languages J.A.Skobtsov,P.A.Shatohin, SU	302
Generalized Algorithm of Discrete Fourier Transform of Real Data I.Arro, SU	306

Automatizované sledování operativního a definitivního plnění plánu investiční výstavby T.Musil, V.Rais, CS	310
System pro analýzu signálů M.Máca. CS	314
Behavioural Specification of Digital System Using Sequents nad Prolog M.Adamski, PL	319
The Microprocessor Communication Node of Computer Network J. Jozwiak, PL	323
Plakátová sekce (posters)	
Analog Relator Processors for Preprocessing of Signals L.I.Volgin, R.V.P.Rebane, SU	330
Computer Aided Design of Checking Devices with Built in Microcomputers M.S. Brikman, V.S.Fastricky, SU	331
DPC-1: deska s 8086 do SAPI-1 J.Mercl, T.Navrátíl, I.Ryant, CS	334
Aplikace mikropočítače řady MCS-48 v programovatelném generátoru impulsů J. Kolouch, CS	335
Microprocessor for Asynchronous Control of Thyristor Converters J. Blaszczyński, H. Kicinski, PL	336
Application of Microcomputer Network to Control of Multi-Task Diagnostic System W. Tlaga, J. Hoja, PL	337
A Microprocessor Instrument for the Air Temperature and Moisture Measurement W. Miczulski, A. Pieczynski, PL	338
Měřicí zařízení (AV - systém KWM-01) A. Matloch, CS	339
Classification of Random Time Stress Records by Means of Rain-flow Method Z.Blažek, I.Jelínek, J. Vidiečan, CS	340

CAD of Microcomputer Systems Using Petri Netsd
H. Kubátová, CS

341

Rutinní ambulantní provoz oddělení klinické biochemie
na mikro počítači Sinclair Spectrum 48 KB
T. Musil, F. Krejčí, E. Horáková, F. Musil, CS

342

Mikro počítačový fázovač
B. Tittelbach, CS

343

Some Problems Concerning the Synthesis of Systems for
Data Conversion and Transmission on Ultrashort (H.F.)
Radio Channel

G.A. Toshev, G.K.Stoimenov, A.B.Stratev, N.B.Daskalov, BG

344

Microprocessor Control System with Application

G.A. Toshev, G.K.Stoimenov, A.B.Stratev, N.B.Daskalov, BG

349