

	Obsah	str.
	Předmluva	3
1.	Struktura mikropočítače	3
2.	System Z80	11
2.1	Struktura CPU	11
2.2	Zapojení CPU do systému	14
2.3	Časování	15
2.4	Přerušovací systém	19
2.5	Porovnání se systémem I 8080	20
3.	System MCS 48 a 51	21
3.1	Struktura mikropočítače	21
3.2	Vnější zapojení mikropočítače	24
3.3	Časování	25
3.4	Přerušovací systém	26
3.5	System 8051	27
4.	System MCS 86	29
4.1	Struktura CPU	29
4.2	Organizace paměti, přerušení, RESET	32
4.3	Zapojení CPU do systému	33
4.4	Další šestnáctibitové mikroprocesory	35
5.	Signálové mikroprocesory	37
5.1	Signálový mikroprocesor μ PD 7720	38
5.2	Signálové procesory řady TMS 320	40
6.	Paralelní stykové obvody	43
6.1	Paralelní výstup	44
6.2	Paralelní vstup	47
7.	Seriový přenos dat	50
7.1	Asynchronní seriový přenos	50
7.2	Synchronní seriový přenos	52
8.	Podpůrné obvody (CTC)	54