

7. Literatura

- [1] Burks A., Goldstine H., Neumann J.v.: Preliminary Discussion of the Logical Design of an Electronic Computing Instrument; in: Bell, Newell: Computer Structures - Readings and Examples, Mc Graw - Hill 1971
- [2] Hlavička J.: Číslíkové počítače II, učební text, Ediční středisko ČVUT Praha 1986
- [3] Couf M., Krekule I., Polívka V., Valášek P.: Standardy mikropočítačových sběrnic, Knihnice ČSVTS Mikroprocesorová technika, Praha 1987
- [4] Šnorek M., Kačer J.: Přídavná zařízení, učební text, Ediční středisko ČVUT Praha 1985, 1987
- [5] Šnorek M., Sochor J., Bernas L.: Přídavná zařízení - cvičení, učební text, Ediční středisko ČVUT Praha 1987, 1988
- [6] Bílek J., Šnorek M., Žáček J.: Mikroprocesorová technika, učební text, Ediční středisko ČVUT Praha 1987, 1989
- [7] Gregor J.: Jednotný systém elektronických počítačů /JSEP 1 a JSEP 2/, SNTL Praha 1985
- [8] Kubín P.: Technologie magnetického záznamu
Aktuality výpočetní techniky, VÚMS 1988
- [9] Kubín P.: Tenkovrstvé magnetické hlavy
Aktuality výpočetní techniky, VÚMS 1988
- [10] Roskovec V.: Směry vývoje technologií optoelektronických pamětí
Aktuality výpočetní techniky, VÚMS 1988
- [11] Lopour Z.: Diskové paměti s tuhými disky
Příloha časopisu Mechanizace a automatizace administrativy 1/89
- [12] Golan P., Lopour Z., Kupka J.: Diskové paměti in: Sofsem '87
- [13] Šmakal V.: Sériové rozhraní CCITT V.24 /RS232C/ interní materiál, nepubl.
- [14] Madnick S.E., Donovan J.J.: Operační systémy, KVT SNTL Praha 1981
- [15] Hohenstein C.L.: Computer Peripherals for Minicomputers, Microprocessors and Personal Computers; Mc Graw-Hill 1980
- [16] Glass B.: Hard Disk Interfaces, Byte 2/1989
- [17] Apiki S.: The Optical Option, Byte 10/1989
- [18] Topham A.: Mechanical Design of a New Quarter - Inch Cartridge Tape Drive, HP Journal, August 1989

O B S A H

1. Vstupně - výstupní podsystém	3
1.1 Úvodní poznámky	3
1.2 Vymezení některých pojmů	3
1.3 Struktura V/V podsystému střediskového počítače	4
1.3.1 Počítač EC 1027	7
1.4 Struktura V/V podsystému počítače se V/V procesory	8
1.4.1 Superpočítače	10
1.5 Struktura V/V podsystému minipočítače	11
1.5.1 Minipočítač VAX 8600	13
1.6 Struktura V/V podsystému mikropočítače	15
1.6.1 Osobní počítače třídy IBM PC	18
1.7 Měření efektivnosti V/V podsystému	19
1.8 Shrnutí	20
2. Programování vstupu a výstupu	22
2.1 Programové řízení vstupu a výstupu	22
2.2 Řízení na základě přerušení	28
2.3 Řízení V/V přímým přístupem k operační paměti	31
2.4 Vstup a výstup dat pomocí specializovaného procesoru	34
3. Standardní rozhraní sběrnicového typu	35
3.1 Systémové sběrnice	37
3.1.1 Sběrnice UNIBUS-typické sběrnice minipočítačů	37
3.1.2 Sběrnice MULTIBUS-standard řídicích mikropočítačů	41
3.1.3 Sběrnice multimikroprocesorových řídicích systémů	45
3.2 Vnější sběrnice	49
3.2.1 Kanál JSEP - sběrnicové V/V rozhraní SSK	49
3.2.2 Rozhraní IMS-2 a jeho sběrnice	55
3.2.3 Sběrnice V/V kanálu IBM PC	61
3.2.4 Další standardní vnější sběrnice	61
4. Standardní dvoubodová rozhraní	63
4.1 Sériové rozhraní V.24	63
4.2 Paralelní rozhraní CENTRONICS	71
5. Vnější paměti	73
5.1 Fyzikální principy vnějších pamětí a kódování dat	73
5.2 Média pro vnější paměti	78
5.3 Technologické provedení vnějších pamětí	84
5.4 Záznamové a čtecí hlavy	88
6. Vstupní a výstupní zařízení	91
7. Literatura	104