

OBSAH :

Předmluva	2
1. Úvod	3
1.1 Systémy spojité a diskrétní	5
1.2 Pojmy k popisu automatů	8
1.3 Způsoby záznamu logické funkce	20
1.3.1 Slovní záznam	20
1.3.2 Pravdivostní tabulka	20
1.3.3 Zadání stavovými indexy	21
1.3.4 Zadání prostorovým grafem	22
1.3.5 Záznam mapou	24
1.3.6 Vyjádření logické funkce boolskou funkcí	28
1.3.7 Maticový záznam	30
1.4 Rozdělení logických obvodů	34
1.5 Způsoby zadání konečného automatu	37
1.5.1 Konečný automat	37
1.5.2 Přejchodová, výstupní a vývojová tabulka	38
1.5.3 Vývojový diagram	39
1.5.4 Časový diagram	41
2. Kombinační obvody	43
2.1 Výběr základních funkcí	43
2.2 Rozdělení logických členů	47
2.3 Statické charakteristiky logických členů	54
2.4 Statická šumová imunita	58
2.5 Dynamická šumová imunita	64
3. Elektrické logické členy	70
3.1 Reléové logické členy	71
3.2 Diodové logické členy	77
3.3 Diodové spínací obvody	82
3.4 Tranzistorové obvody	90
3.4.1 Zatěžování tranzistorových logických členů	100
3.4.2 Spínače s bipolárními tranzistory	110
3.5 Logické členy s tranzistory řízenými elektrickým polem	123
3.6 Spínače s tranzistory řízenými elektrickým polem	134
4. Sekvenční logické členy	143
4.1 Pravidlo setrvačnosti	144
4.2 Klopný obvod	146
4.3 Syntéza elementárního sekvenčního obvodu	151
4.3.1 Obvod pro rozlišení smyslu pohybu	153
4.3.2 Obvod železničních závor	156
4.4 Kmitající sekvenční obvody	159
4.5 Synchronní sekvenční obvody	156
5. Syntéza konečných automatů	168
5.1 Syntéza konečného automatu	170
5.2 Budicí funkce paměťových členů	174
5.3 Minimalizace vnitřních stavů konečného automatu	177
6. Literatura	182

