

O B S A H

	Strana
Úvod	3 - 4
Obsah	5 - 8
 A) MÍSTO DIAGNOSTIKY V SYNTÉZE A ANALÝZE ELEKTRONICKÝCH ČÍSLICOVÝCH OBVODŮ 	
I. Místo diagnostiky v syntéze a analýze elektronických číslicových obvodů a systémů	I/1 - 20
Obrázková příloha	obr. 1.1 - 1.3
II. Realizácia logických obvodov optimálnych z hľadiska diagnostiky	II/1 - 10
Obrázková příloha	obr. 2.1 - 2.3
III. Problémy diagnostiky elektronických spojovacích systémů	III/1 - 7
Obrázková příloha	obr. 3.1
 B) METODY HLEDÁNÍ DIAGNOSTICKÝCH TESTŮ PRO DANÉ LOGICKÉ SÍTĚ A FORMY ZÁPISU 	
IV. Hledání diagnostických testů metodou matice poruch	IV/1 - 12
Obrázková příloha	obr. 4.1 - 4.23
V. Způsob vytváření testovacích posloup- ností metodou rozkladu	V/1 - 12
Obrázková příloha	obr.5.1 - 5.6

- VI. Metoda určení testů kombinační logické sítě s použitím Booleovských diferencí... VI/1 - 8
Obrázková příloha obr. 6.1
- VII. D-algoritmus, metoda sestavování diagnostických testů logických sítí, vhodná pro strojové zpracování VII/1 - 12
Obrázková příloha obr. 7.1 - 7.5
- VIII. Programový systém testování logických obvodů VIII/1 - 11
- IX. Testování redundantních logických sítí IX/1 - 7
Obrázková příloha obr. 9.1 - 9.5
- C) NÁVRH DIAGNOSTICKÝCH SYSTÉMŮ A ZAŘÍZENÍ
- X. Klasifikace testérů, jejich vlastnosti a ekonomika X/1 - 13
Obrázková příloha obr. 10.1 - 10.10
- XI. Požadavek na funkční vlastnosti zkoušeče obvodů LSI a desek počítačů XI/1 - 10
- XII. Automatizace oživování desek s obvody střední integrace XII/1 - 6
- XIII. Systém pro automatické testování veľkomodulových dosiek XIII/1 - 13
Obrázková příloha obr. 13.1 - 13.2

- XIV. Systém pre automatické testovanie
kabeláže XIV/1 - 6
Obrázková príloha obr. 14.1 - 14.4
- XV. Lokalizácia chyby na obvod testom
počtu zmien na výstupe XV/1 - 6
Obrázková príloha obr. 15.1 - 15.5
- XVI. Návrh diagnostických systémů
a zařízení XVI/1 - 6
Obrázková príloha obr. 16.1 - 16.2
- XVII. Využití mikrodiagnostiky k testování
počítače XVII/1 - 9
Obrázková příloha obr. 17.1 - 17.2
- D) DIAGNOSTIKA V PRAXI
- XVIII. Lokalizace vady na deskách s logický-
mi integrovanými obvody XVIII/1 - 7
Obrázková příloha obr. 18.1 - 18.4
- XIX. Porovnání několika způsobů kontroly
desek počítače XIX/1 - 14
- E) ZVYŠOVÁNÍ SPOLEHLIVOSTI SYSTÉMŮ
POMOCÍ REDUNDANCE
- XX. Zabezpečení číslicových systémů proti
poruchám XX/1 - 19
Obrázková příloha, obr. 20.1

XXI.	Zálohované zapojení s různou vahou poruchových stavů	XXI/1 - 8
	Obrázková příloha	obr. 21.1 - 21.4
XXII.	Zajištění spolehlivosti elektronických systémů s číslicovými obvody pomocí redundance	XXII/1 - 10
	Obrázková příloha	obr. 22.1 - 22.4
XXIII.	Literatura	XXIII/1 - 17