

1. Stavebnica Digi tútor . . . . .	7
1.1 Usporiadanie stavebnice . . . . .	7
1.2 Zdroje logických signálov . . . . .	8
1.2.1 Vstupný register . . . . .	8
1.2.2 Generátor taktovacích impulzov . . . . .	8
1.2.3 Zdroje log 1 . . . . .	9
1.3 Prepojovacie pole . . . . .	10
1.4 Indikátory . . . . .	11
1.4.1 Výstupné indikátory . . . . .	11
1.4.2 Logická sonda . . . . .	12
1.4.3 Sedemsegmentové zobrazovacie prvky . . . . .	12
1.5 Prepojovanie niekoľkých stavebníc . . . . .	14
1.6 Napájací zdroj . . . . .	14
1.7 Doporučenia pre prácu so stavebnicou . . . . .	15
2. Logické členy TTL . . . . .	16
2.1 Elektrické parametre . . . . .	17
2.1.1 Statické parametre TTL obvodov . . . . .	17
2.1.2 Dynamické parametre . . . . .	18
2.1.3 Puzdrenie TTL obvodov . . . . .	19
2.1.4 Členy malej a strednej hustoty integrácie radu MH 74 . . . . .	20
2.2 Kombinačné logické obvody TTL SSI . . . . .	20
2.3 Sekvenčné členy TTL SSI . . . . .	25
2.4 Logické obvody TTL MSI . . . . .	26
2.5 Schottkyho logické obvody TTL . . . . .	27
2.6 Porovnávacie tabuľky výrobcov členov TTL . . . . .	28
3. Logické obvody C-MOS . . . . .	38
3.1 Kombinačné logické členy C-MOS . . . . .	39
3.2 Sekvenčné obvody C-MOS . . . . .	41
3.3 Porovnávacie tabuľky C-MOS obvodov . . . . .	42