

Předmluva	2
Úvod	3
Příklady	10
1. Převod čísla	10
2. Převod čísla	10
3. Převod čísla	11
4. Převod čísla	11
5. Převod čísla	12
6. Převod čísla	12
7. Převod čísla	12
8. Počet kódů	14
9. Binární součet	14
10. Binární kódy	14
11. Zjednodušení funkce	15
12. Quineova - McCluskeyova metoda	16
13. Quineova - McCluskeyova metoda	16
14. Quineova - McCluskeyova metoda	19
15. Quineova - McCluskeyova metoda	20
16. Quineova - McCluskeyova metoda	20
17. Karnaughova mapa	22
18. Karnaughova mapa	22
19. Karnaughova mapa	23
20. Karnaughova mapa	23
21. Karnaughova mapa	24
22. Karnaughova mapa	24
23. Karnaughova mapa	24
24. Metody syntézy nesériově-paralelních dipólových struktur	25
25. Analýza a syntéza nesériově-paralelních struktur s pomocí Booleových matic	25
26. Maticová analýza nesériově-paralelních struktur	26
27. Maticová syntéza nesériově-paralelních struktur	27
28. Metoda rozkladu	28
29. Rozklad pětiargumentové funkce zadané numericky	29
30. Rozklad tříargumentové funkce	31
31. Vyjádření funktoru identity v prvních dvou kanonických formách	33
32. Vyjádření funktoru dilema v prvních dvou kanonických formách	33
33. Asociativní zákon v Peirceově algebře	33
34. Realizace Booleových funktorů členy ANI	33
35. Realizace Booleových funktorů funktorem Shefferovým	34
36. Vyjádření normálových tvarů funkcí univerzálními funktory	34
37. Náhrada tříargumentového členu dvouargumentovými	34
38. Odvození zákona dvojité negace	35
39. Náhrada Peirceova funktoru funktorem Shefferovým	35
40. Náhrada Shefferova funktoru funktorem Peirceovým	35
41. Elektronické logické obvody	36
42. Analogo - digitální převodník	43
43. Syntéza sekvenčního obvodu	45

44. Klopné obvody	47
45. Synchronní klopné obvody	48
46. Asynchronní klopné obvody	51
47. Čítače	52
48. Registry	61
49. Slučovací obvod	65
50. Operace s vícemístnými čísly	67
50.1. Převodník z reflexivního do přirozeného binárního kódu se sériovým vstupem a výstupem	67
50.2. Slučování binárních čísel	68
51. Paměťový registr a přenos informace	71
52. Čítač	72
53. Realizace tříargumentového Peirceova funktoru reléovým obvodem	75
54. Realizace tříargumentového Shefferova funktoru reléovým obvodem	76
55. Reléový klopný obvod	76
56. Diodová matice	76
57. Grafická značka paměťového členu	77
58. Binární čítač	77
59. Kruhový čítač	78
60. Registry složené z klopných obvodů	78
61. Číslíkové servomechanismy	80
62. Fluidikově řízená vrtačka	87
62.1. Úvod	87
62.2. Programové zařízení	90
62.2.1. Mechanická část	90
62.2.1.1. Děrná páska a kódování zadaných instrukcí	90
62.2.1.2. Čtečka děrné pásky	92
62.2.1.3. Krokový motorek	93
62.2.2. Logická část	93
62.2.2.1. Dekódování instrukcí	93
62.2.2.1.1. Princip činnosti	93
62.2.2.1.2. Řízení krokového motoru	94
62.2.2.1.3. Imparitní kontrolní obvod	96
62.2.2.1.4. Dekódování adres	98
62.2.2.1.5. Otvírání posouvacích registrů	100
62.2.2.2. Uložení instrukcí	100
62.2.2.2.1. Činnost posouvacích registrů	100
62.2.2.2.2. Realizace posouvacího registru	101
62.2.2.2.3. Řízení posuvu	103
62.2.2.2.4. Návěštění zadaných hodnot	105
62.3. Komparátor	106
62.3.1. Základní člen komparátoru	106
62.3.2. Činnost komparátoru	106
62.3.3. Konstrukce komparátoru	106
62.4. Vysílač polohy	108
62.4.1. Impulsové generátory	108
62.4.2. Reversní čítač	109
62.5. Závěry	111
63. Přehled postulátů a teorémů Booleovy algebry	112