

ÚVOD	str. 3
Kapitola 1 TECHNICKÝ POPIS SYSTÉMU 8086	5
1.1 Úvod do problematiky	5
1.2 Vlastnosti systému 8086	7
1.2.1 Struktura sběrnic	7
1.3 Mikroprocesor 8086	9
1.3.1 Popis vývodů	9
1.3.2 Struktura mikroprocesoru	11
Kapitola 2 PAMĚŤ MIKROPROCESORU 8086	14
2.1 Organizace paměti	14
2.2 Dělení paměti na segmenty	14
2.3 Fyzická adresa a její tvorba	15
2.4 Logická adresa	16
2.5 Vztah mezi fyzickou a logickou adresou	17
2.6 Rezervovaná místa v paměti	18
Kapitola 3 REGISTRY MIKROPROCESORU 8086 A JEJICH VYUŽITÍ	21
3.1 Segmentové registry	22
3.1.1 Registr CS	22
3.1.2 Registr SS	23
3.1.3 Registr DS	23
3.1.4 Registr ES	23
3.2 Ukazatel instrukce IP	23
3.3 Datové registry	24
3.4 Ukazatelé a indexové registry	25
3.4.1 Ukazatel zásobníku SP a činnost zásobníku	25
3.4.2 Ukazatel báze BP	27
3.4.3 Indexové registry SI a DI	28
3.5 Příznakový registr	28
3.5.1 CF - příznak přenosu	29
3.5.2 PF - příznak parity	30
3.5.3 AF - příznak pomocného přenosu	30
3.5.4 ZF - příznak nuly	30

3.5.5	SF - příznak znaménka	str. 31
3.5.6	OF - příznak přetečení	31
3.5.7	DF - příznak směru	31
3.5.8	IF - příznak povolení přerušeni	32
3.5.9	TF - příznak přerušeni po krocích - krokování ..	32
3.6	Efektivní adresa	32
3.7	Uloženi operandů v paměti	36
3.8	Adresování	37
3.8.1	Způsoby adresace paměti	37
Kapitola 4 INSTRUKČNÍ SOUBOR 8086		42
4.1	Popis strojového formátu instrukce	42
4.1.1	Paměťový režim	45
4.1.2	Registrový režim	47
4.2	Formáty dat pro aritmetiku	47
4.3	Přehled instrukcí	50
4.4	Popis instrukcí	54
	Metoda popisu instrukce	54
	Tabulka použitých symbolů	55
	Instrukce	57
Příloha 1 Seznam instrukcí podle operačního kódu		275
Literatura		282