

	Strana
Předmluva	2
1. Úvod	3
2. Sekvenční systémy	5
2.1 Pozice problému a příklad	5
2.2 Struktura a klasifikace sekvenčních systémů	12
2.2.1 Struktura. Definice.	12
2.2.2 Vnitřní a totální stavy. Mooreův a Meyalyho stroj	13
2.2.3 Klasifikace	14
3 Huffmanova metoda	14
3.1 Úvod	14
3.2 Princip Huffmanovy metody	14
3.3 Výklad metody na příkladu	15
3.3.1 Slovní znění úlohy	15
3.3.2 Očíslování stavů. Stavový diagram	15
3.3.3 Primitivní fázová tabulka	16
3.3.4 Redukce primitivní fázové tabulky	17
3.3.5 Organizace sekundárních proměnných	18
3.3.6 Sekundární excitační matice	18
3.3.7 Sestavení výstupní matice	19
3.3.8 Sestavení logického diagramu	21
3.4 Aplikace: studium binární paměti	22
3.4.1 Slovní formulace problému. Fázová tabulka	22
3.4.2 Různé typy paměti	23
3.4.2.1 Typ I. Paměť s prioritním zapnutím	24
3.4.2.2 Paměť s prioritním vypnutím	24
3.4.2.3 Typ III. Paměť bez priority	26
3.4.2.4 Typ IV. Paměť JK	27
3.5 Paměť RS a JK. Realizace jedním operátorem	28
3.5.1 Paměť RS a $R \cdot S = 0$	29
3.5.2 Paměť RS s $R \vee S = 1$ /neboli $\bar{R} \cdot \bar{S} = 0$ /	32
3.5.3 Paměť JK	33
3.5.4 Paměť D /Delay - Flipflop/	34
3.5.5 Symetricky řízená paměť	34
4. Registry	35
4.1 Definice	35
4.2 Přenos obsahu jedné paměti do druhé	35
4.2.1 Přenos bez destrukce informace	35
4.2.2 Přenos s destrukcí informace	37
4.3 Spoušťový posouvací registr	37
4.3.1 Všeobecně	37
4.3.2 Použití zpožďovacího členu jako dočasné paměti	38
4.3.3 Použití paměti RS jako paměti dočasné	38
4.4 Paměti pán - otrok	39
4.4.1 Paměť RS pán - otrok	39
4.4.2 Paměť JK pán - otrok	41
5 Čítače	42

	Strana
5.1 Čítače se základem 2	42
5.2 Čítač se základem 10, odvozený z binárního čítače	44
6. Jednoduché logické obvody, používané v binární aritmetice	46
6.1 Dvojková /binární/ polosčítačka	46
6.2 Úplná sčítačka dvojková /binární/	47
6.3 Paralelní sčítačka	48
6.4 Sériová sčítačka	48
6.5 Hodiny	51
7 Tekutinové řízení	51
7.1 Všeobecně	51
7.2 Fluidika v automatizační technice	53
7.3 Fyzikální základy	53
7.4 Porovnání fluidiky s jinými systémy a její použití	55
8. Fluidikové členy	58
8.1 Diskrétní funkce realizované na principu využití hydroaeromechanických jevů	58
8.2 Historie fluidikových /proudových/ zesilovačů	59
8.3 Teoretické a experimentální řešení Coandova jevu v proudové technice	61
8.4 Analogový zesilovač s vychylováním proudu	62
8.5 Bistabilní zesilovač	67
8.6 Turbulentní zesilovač	70
8.7 Zesilovač založený na srážce sousedních proudů	73
8.8 Kolenový zesilovač	73
8.9 Proporcionální zesilovač s turbulentním proudem v uzavřeném kanálu	73
8.10 Indukční zesilovač fy Honeywell	73
8.11 Zesilovač s prstencovými tryskami	74
8.12 Vírový zesilovač	75
8.13 Monostabilní zesilovač	76
8.14 Logická totožnost /identita/	76
8.15 Dvojková polosčítačka	77
8.16 Dělič frekvence	77
9 Fluidikové stavebnice	79
9.1 Fluidiková stavebnice INOVA	79
9.2 Stavebnice AREKO	79
10 Průmyslové aplikace	81
Literatura	99
Obsah	100

