

O B S A H 2. D Í L U

(1. díl sborníku obsahuje

úvodní referáty

sekcí 1 - Fyzika a technologie mikroelektronických prvků

sekcí 2 - Mikroelektronické prvky a bloky v radioelektronice)

strana

S e k c e 3 :

Využití mikroprocesoru pro řízení diagnostických procesů v telekomunikační síti

Z. Ertinger, M. Filka, K. Němec 2

MOS integrated circuit for touch telephone keyboards (MOS-ICTTK)

V. Creitoru, M. Oprican, E. Sofron, C. Gingu 5

Microelectronic elements in telecommunications switching networks

A. Jajszczyk 8

Distribuované řízení digitálního spojovacího systému TESLA

V. Vinčálek 11

Programové vybavení digitálního spojovacího systému TESLA

V. Vaníček 14

Unifikovaná řada mikropočítačových řídicích jednotek digitálního spojovacího systému TESLA

A. Palát 17

Použití mikroprocesorového řízení ve zkušebních zařízeních telefonních ústředí a vedení

P. Janoušek 21

Praktická realizace začlenění mikroprocesoru v zařízení pro diagnostiku telekomunikační sítě

L. Káňa, V. Kapoun, J. Sklenář 24

Microcomputer support system STAS1000

M. Konvit, M. Vaculík 27

Switching-node based on microcomputer SM-1633 for computer communication networks

M. Budka, A. Czyz, J. Grzegorzczak, J. Wojtuszek . . . 31

Pracoviště pro měření provozního zatížení mikropočítačem

E. Jánešová 34

Osmikanálový multiplex pro optický spoj M. Leipert, F. Moos, P. Martínek	37 .
Development system for TMS 320 processor	40
K.A. Zsoldos, Z. Abonyi, A. Szente, I. Trefil	
Vliv rozvoje mikroelektroniky na systémy přenosu dat v ASŘ	
J. Svoboda, I. Tomeš	43
Метод оптимизации цифрового регенератора В. Николов, Д. Треновска	46
Микропроцессорные системы для обмена информацией между рассредоточенными объектами	
А. Цанкова, Г. Крайнова, Е. Тотева	49
Použití Petriho sítí pro popis telekomunikačních systémů J. Pilný, J. Sýkora	52
Mikroelektronika ve výuce na katedře telekomunikační techniky ČVUT	
J. Chod	55
Microelectronic one-chip filters F. Martinek, P. Moos	58
Theoretical and experimental analysis of lossy SC filters L. Toth, G. Kalvach, A. Vitályos	61
Analysis of multi-phase switched-capacitor filters containing non-ideal operational amplifiers	
O. Járeb, L. Toth, G. Végh, E. Simonyi	64
Об одной возможности двухкратного уменьшения числа операционных усилителей в некоторых SC-цепях	
С. Фархи, Т. Кузидинев	67
Strays-insensitive realization of high-order SC Filters G. A. Nenov	70
Algoritmizace návrhu aktivních filtrů RC I. Boreš, P. Martinek, Z. Tyrner, M. Vačkář	73
Dvojné kapacitory pro hybridně integrované struktury P. Martinek, J. Tučková, J. Pollák	76
Simulation of a transformer by gyrators J. Hribik	79
Computing network sensibilities via network matrix F. Spiegel	82

P o s t e r y :

III/1	Synchronizace v digitálních sítích L. Strnad	85
III/2	Aktivní filtry HIO ve spojovací technice Z. Müller	87
III/3	Problematika rušivých vlivů z hlediska EMC M. Vondrák, J. Svoboda	89
III/4	Adaptivní diferenciální PCM pro přenos ručně psaných signálů J. Šedivý	91
III/5	Spektrální analýza stacionárních signálů P. Sovka	93
III/6	Využití metod lineární predikce k analýze kmitoč- tového spektra J. Marek	95
III/7	Možnosti úsporného kódování při přenosu akusticko- fonetických signálů K. Svoboda	97
III/8	Číslicové filtry bez násobiček T. Schink, B. Šimák	99
III/9	Problematika transkutánního přenosu neurostimulač- ního signálu J. Pícka	101
III/10	SC-resistor based on multistep numerical integration S. Farchy, V. Georgiev	103

S e k c e 4 :

Mikroelektronika v perspektivních střediskových počítačích B. Mirtes	106
Československé bipolárne hradlové polia J. Lakatoš	111
Magnetická bublinová paměť v technické praxi J. Kaczér, I. Tomáš	114
Numerical coprocessor for both 8-bit and 16-bit microcomputers K. Vlček	117
Application of the I-2920 analog signal processor D. Fazekas, K. Kapitány, E. Krasznai, K. Rubik . . .	120

Однокристалльная микро-ЭВМ CM650 П. Петров, С. Начев, С. Младенова, Д. Канова, А. Кръстева В. Илиев, К. Кръстев	123
Микропроцессорный эмулятор пульта оператора с встроенным сигнатурным анализатором П. Вискунески	126
Malý interaktivní grafický terminál K. Janů	130
PLA implementation of binary control system M. Adamski	133
Řídící systémy obráběcích strojů s mikroprocesory J. Kondr	136
Микропроцессорная реализация самонастраивающегося временно- оптимального регулятора А. Пиецениски	139
SAB - a microprocessor controlled Anti-Skid system C. Lupu, V. Carp, C. Ionescu	142
The microcomputer in the controlling block of coal mine transportation system J. Piecha	145
A reading aid for the blind W. Coy	148
Модульная микропроцессорная система автоматизации испытаний А. Леусенко, А. Морозевич, В. Мухаметов, А. Шемаров, А. Дмитриев	151
A microprocessor-based on-line ECG monitoring system A. Pal, A. K. Sanyal	154
Машинная обработка результатов измерения аналоговых интегральных схем В. Овчарук, Э. Столарски	157
Universal interface of disk oriented operating systems for microcomputers A. Mika, J. Stronczek	160
Контроллер к плотеру "Микроинка 297" - off-line С.С. Марков	163
Вариационные логические модели цифровых микросхем В. А. Скобцов, П. А. Патохин	166
Параллельные алгоритмы логического управления и их реализация на ПЛИС А. Закревский	169

P o s t e r y :

IV/1	Integrované obvody rád K 1800 zo ZSSR a ich využitie pre zariadenia výpočtovej techniky K. Farkaš	172
IV/2	A μ P - compatible 8 x 8 bit multiplier on ULA J. Erdélyi, T. Tuzson	175
IV/3	A custom LSI IC for automotive control - algorithm of operation K. Fillyov, A. Georgieva, I. Hristova	177
IV/4	Využití integrovaných převodníků magnetických veličin M. Pospíšilová, K. Pospíšil, F. Vaněk	180
IV/5	Generátor rotačného pola pre vývoj pamätí s magnetickými bublinami J. Štofka	183
IV/6	Проблемно-ориентированный процессор для цифровой обработки сигналов А. Леусенко, А. Морозевич, В. Мухаметов, А. Шемаров, А. Дмитриев	185
IV/7	A microcomputer data aquisition and retrieval system for power distribution boards J. B. Lewoc	187
IV/8	Teplotní komora s extrémní stabilitou teploty řízená mikropočítačem J. Nosek	189
IV/9	Microprocessor-based graphic system B. Wiecek	192
IV/10	Optimalizace režimu spalovacího motoru mikropočítačem O. Vysoký	195
IV/11	Mikroprocesorový radič klasických píšťalevých varhan J. Jan	197
IV/12	Interaktivní simulátor kódu I 8080 na počítači s terminálovým provozem J. Navrátil, T. Podroužek	199
IV/13	М 800 Т - быстродействующая мультимикропроцессорная система, работающая в режиме реального времени В. Барта, А. Салам	201
IV/14	The programme package for serial asynchronous transmission between two Intel 8080 microcomputers R. Swiniarski	203

IV/15	Микропроцессорная обработка информации при неразрушающем контроле сварных соединений М.С. Врикмай, В.С.Фастрицкий, Н.Ш. Финкин	205
IV/16	Time-out verification of a task scheduler F. Novak	207
IV/17	Prostředky pro přípravu a ladění programů pro mikroprocesor Z80 V. Kotěšovec	209
IV/18	Точная позиционирующая система для управления постоянно-токовых электроприборов с микродвигателями С. Нейчев, Н. Пеев, П. Мирчев, П. Петков, Т.Вилчев	211
IV/19	Block-pulse functions in linear system identification B. Wiecek, S. Bek	214
S e k c e 5 :		
	Thermal resistance of power integrated circuits A. Nowakowski	218
	Computer analysis of the thyristor MOS structure A. Napieralski	221
	Proces vypínání tyristorů typu GATT V. Benda	224
	Plazma ve čtyřvrstvých strukturách B. Pina	228
	Электронная защита питания ответственных нагрузок Д. Юдов, Д. Димитров, Х. Гигов, И. Цеков	231
	Some problems arising in the development of a thyristor convertor for induction heating solved by classical and computerized methods E. Popov, S. Deevski, V. Houbanov, F. Karapanski	234
	Применение двухоперационных тиристоров в инверторах с ИИМ для систем асинхронного электропривода Д. Маркова, М. Локуд	237
	Polovodičové spínače C. Petří	240
	Архитектура вычислительной машины для автоматизации трансформаторных подстанций Д. Энгеларе, Н. Виркеншток	243
	A microcomputer-based control generator for PWM inverter J. Kenarzewski	246

P o s t e r y :

- V/1 Automatic testing of integrated power amplifiers
M. Gonera, B. Zbrzezny 249
- V/2 Микропроцессорная система управления режимами
испытаний машин постоянного тока в схеме взаимной
нагрузки
Л. Писарик 252
- V/3 Choice of power electronics driving systems and
electric energy saving
A. Horodecki 254

D o d a t k y :

Sekce 1:

- Simulace digitálních systémů na úrovni registrů a
instrukcí
Z. Mack 256