

O B S A H

	strana
1. <u>Úvod</u>	1
2. <u>Stejnoseměrný proud</u>	2
2.1. Elektrický náboj	2
2.2. Odpor vodičů	2
2.3. Ohmův zákon	2
2.4. Sériové zapojení rezistorů	4
2.5. Paralelní zapojení rezistorů	5
2.6. Odporový dělič	6
2.7. Kirchhoffovy zákony	7
2.8. Elektrický výkon	8
3. <u>Střídavý proud</u>	8
3.1. Střídavý proud sinusového průběhu	9
3.2. Kapacita, kondenzátor	10
3.3. Spojování kondenzátorů	12
3.4. Indukčnost, cívka	13
3.5. Vzájemná indukčnost	13
3.6. Laděný obvod LC	14
4. <u>Teorie polovodičů</u>	17
4.1. Vlastní vodivost ideálních polovodičů	17
4.2. Vodivost typu N	18
4.3. Vodivost typu P	18
5. <u>Polovodičová dioda</u>	19
5.1. Charakteristika diody a rozdělení diod	20
5.2. Síťový napájecí zdroj, Zenerova dioda	22
6. <u>Tranzistor</u>	26
6.1. Hrotový tranzistor	26
6.2. Plošný tranzistor	28
6.3. Plošný tranzistor v zapojení SB	31

6.4.	Plošný tranzistor v zapojení SE	32
6.5.	Stejnoseměrné parametry tranzistorů	34
6.6.	Střídavé parametry tranzistorů	37
6.7.	Nastavení a stabilizace pracovního bodu	39
6.8.	Pracovní oblast tranzistoru	43
6.9.	Mezní kmitočet tranzistoru	44
6.10.	Zpětná vazba	44
6.11.	Vazba zesilovacích stupňů	45
6.12.	Základní druhy zesilovačů	46
6.13.	Oscilátor	48
6.14.	Multivibrátor	49
7.	<u>Příjem rozhlasového vysílání</u>	50
7.1.	Krystalka	50
7.2.	Zpětnovazební audion	51
7.3.	Reflexní přijímač	53
7.4.	Superheterodyn	54
7.5.	Některé vlastnosti rozhlasových přijímačů ...	55
8.	<u>Některé další součástky</u>	57
8.1.	Fotodioda	57
8.2.	Tyristor	58
8.3.	Diak	59
8.4.	Triak	59
8.5.	Tekuté krystaly a diody LED	61
8.6.	Tranzistory řízené polem	63
9.	<u>Dvojková soustava</u>	67
10.	<u>Základní pojmy dvojestavové logiky</u>	68
10.1.	Logický součet, součin, negace	70
10.2.	Logické členy	72
10.3.	Kombinované logické členy	75
10.4.	Booleova algebra	78
11.	<u>Integrované obvody kombinační</u>	81
11.1.	Obvod NAND	83
11.2.	Výkonový obvod NAND	88
11.3.	Obvod NAND s otevřeným kolektorem	88

11.4.	Hustota integrace	89
11.5.	Přehled integrovaných kombinačních obvodů	90
12.	<u>Číslicové integrované sekvenční obvody</u>	93
12.1.	Bistabilní klopné obvody	93
12.2.	Posuvné registry	100
12.3.	Paměťový registr	106
12.4.	Přehled integrovaných posuvných registrů..	107
12.5.	Dvojkové sčítání	108
12.6.	Čítače	111
13.	<u>Polovodičové paměti</u>	117
14.	<u>Obecná aplikace číslicových integrovaných obvodů</u>	121
14.1.	Schmittovy klopné obvody	121
14.2.	Monostabilní klopné obvody	122
14.3.	Astabilní klopné obvody	123
15.	<u>Práce s integrovanými obvody</u>	123