

OBSAH

1.	Jak pracuje integrovaný obvod	7
	(Ing. Jaroslav Bém)	
1.1.	Příčiny vzniku a rozvoje integrovaných obvodů	7
1.2.	Základní pojmy	8
1.3.	Činnost integrovaných obvodů	9
1.4.	Rozsah použitelnosti a hlavní vlastnosti integrovaných obvodů	19
1.5.	Hlavní zásady práce s integrovanými obvody	22
2.	Stejnoseměrné zdroje a řízení střídavého výkonu	25
	(Ing. Pavel Stejskal)	
2.1.	Stejnoseměrné zdroje s integrovaným obvodem MAA723	25
	Základní zapojení stabilizátoru napětí 2 až 7 V	26
	Zapojení stabilizátoru napětí 2 až 7 V s vnějším tranzistorem	28
	Základní zapojení stabilizátoru napětí 7 až 37 V	30
	Zapojení stabilizátoru napětí 7 až 37 V s vnějším tranzistorem	31
	Zapojení stabilizátoru s omezením zkratového proudu	32
2.2.	Zapojení pro řízení osvětlení nebo otáček	34
3.	Přijímače a zesilovače	37
3.1.	Přijímače a mezifrekvenční zesilovač s obvodem MAA661	43
	(Ing. František Strižek)	
	Jednoduchý přijímač pro pásmo SV	43
	Jednoduchý přijímač pro pásmo SV s větší citlivostí	50
	Jednoduchý přijímač pro pásmo VKV	56
	Mezifrekvenční zesilovač pro Hi-Fi přijímač VKV	67
3.2.	Nízkofrekvenční výkonové zesilovače s obvodem MBA810 nebo MBA810A	71
	(Rudolf Slížek)	
	Jednoduchý nízkofrekvenční zesilovač	71
	Jednoduchý zesilovač se zdůrazněním nízkých a vysokých kmitočtů	77
	Stereofonní zesilovač s integrovanými obvody MBA810 (MBA810A)	80
4.	Použití logických integrovaných obvodů	100
	(Ing. Karel Hyánek)	
4.1.	Jednoduchá sonda pro kontrolu logických úrovní	100
	Blokové schéma — činnost logické sondy	101
	Elektrické schéma logické sondy	102
	Realizace logické sondy	104
4.2.	Číslicové hodiny	108
	Blokové schéma číslicových hodin	108
	Řešení jednotlivých bloků číslicových hodin	109
	Vlastní konstrukce číslicových hodin	122