

OBSAH

	Přehled zkratk, označení a základních pojmů	7
1.	ŠESTNÁCTIBITOVÉ MINIPOČÍTAČE	15
1.1	Přehled 16bitových minipočítačů	16
1.2	Architektura 16bitových minipočítačů	18
1.2.1	Sběrnice	19
1.2.2	Centrální procesor	22
1.2.3	Paměťový podsystém	31
1.2.4	Podsystém přerušení	44
1.2.5	Zařízení vstupu/výstupu	46
1.3	Instrukční síť 16bitových minipočítačů	50
2.	KDY A JAK PROGRAMOVAT V ASEMLERU	52
3.	INSTRUKČNÍ SÍŤ	63
3.1	Formáty dat	63
3.2	Podmínkové bity a adresní módy	76
3.3	Formáty instrukcí	82
3.4	Popis instrukcí	87
4.	JAZYK ASEMLERU	138
4.1	Značení	138
4.2	Struktura zdrojového modulu	139
4.3	Syntax zápisu	142
4.3.1	Formát příkazového řádku	142
4.3.2	Znaky v assembleru	144
4.3.3	Zápis čísel	147
4.3.4	Zápis znakových konstant	148
4.3.5	Symbody v assembleru	149
4.3.6	Lokální návěští	150
4.3.7	Lokální čítač instrukcí	151
4.3.8	Výrazy	151
4.3.9	Registry	154
4.3.10	Přímá definice symbolů	154
4.4	Direktivy assembleru	156
4.4.1	Programové sekce	156
4.4.2	Direktivy pro rezervaci paměti a definici konstant	159
4.4.3	Direktivy pro vytváření modulu	163
4.5	Podmíněné bloky	171

4.6	Makra a opakované bloky	175
4.6.1	Definice maker	176
4.6.2	Volání maker	180
4.6.3	Použití lokálních návěstí v makrech	182
4.6.4	Parametry s klíčovými slovy	183
4.6.5	Vkládání maker	186
4.6.6	Ostatní direktivy při používání maker	189
4.6.7	Opakované bloky	194
4.7	Použití překladače assembleru MAC	196
5.	TECHNIKY PROGRAMOVÁNÍ V ASEMBLERU	203
5.1	Zásobníky	203
5.2	Podprogramy a vazba na programovací jazyky	207
5.3	Rekurzivní procedury	227
5.4	Pozičně nezávislý kód a vícenásobně přístupné procedury	236
5.5	Systémové direktivy	239
6.	TESTOVACÍ PROGRAMY	249
7.	POUŽITÍ ASEMBLERU	264
7.1	Moduly pro práci s řetězci	264
7.2	Dynamické řetězce znaků	274
7.3	Řazení v operační paměti	283
7.4	Aritmetika na dvou slovech	288
7.5	Makra: Porovnání klíčů dvou záznamů	300
7.6	Makra: Jaký výkon má počítač?	306
	Dodatek: Chybová hlášení překladače MAC	315
	Literatura	319