

O B S A H

<b>1</b>	OSMIBITOVÉ MIKROPROCESORY . . . . .	5
1.1	Architektura a činnost mikroprocesoru 8085	5
1.1.1	Mikroprocesor 8085, registry a struktura	5
1.1.2	Časování mikroprocesoru 8085	8
1.1.3	Zpracování žádostí o přerušení mikroprocesorem 8085	13
1.2	Architektura a činnost mikroprocesoru U880D	16
1.2.1	Mikroprocesor U880D, registry a časování	16
1.2.2	Přerušovací systém mikroprocesoru U880D, přenosy DMA	21
1.2.3	Soubor instrukcí mikroprocesoru U880D	23
<b>2</b>	JEDNOČIPOVÉ MIKROKONTROLÉRY ŘADY MCS-48 . . . . .	27
2.1	Základní vlastnosti mikrokontrolérů řady 48	27
2.2	Popis struktury mikrokontroléru 8048	31
2.2.1	Oscilátor, časovací a řídicí obvody	31
2.2.2	Programový čítač a paměť programu	33
2.2.3	Paměť dat a zásobník	35
2.2.4	Aritmetickologická jednotka, střadač, příznaky a stavové slovo	36
2.2.5	Přerušovací systém mikrokontroléru, čítač a časovač	38
2.2.6	Vstupy a výstupy	40
2.2.7	Inicializace mikrokontroléru, snížení příkonu a krokování programu	42
2.2.8	Přístup k vnitřní paměti programu ROM /EPROM/	45
2.3	Soubor instrukcí mikrokontrolérů řady 8048	47
2.3.1	Typy operandů a konvence popisu instrukcí	48
2.3.2	Popis instrukcí 8048	49
<b>3</b>	ŠETNACTIBITOVÉ MIKROPROCESORY ŘADY 8086 . . . . .	85
3.1	Mikroprocesor 8086	85
3.1.1	Registry 8086 a adresování spolupracujících jednotek	87
3.1.2	Vývody a časování mikroprocesoru 8086	90
3.1.3	Přerušení a řízení mikroprocesoru 8086	97
3.2	Další obvody řady 8086	101
3.2.1	Generátor hodin a budič 8284	102
3.2.2	Řadič sběrnice 8228	103
3.2.3	Obvod pro arbitráž sběrnice 8289	105
3.2.4	V/V procesor 8089	109
3.2.5	Aritmetický koprocesor 8087	111
3.2.6	Procesor operačního systému 80130	114
3.2.7	Obvody 8286/87 a 8282/83	115
3.3	Instrukční soubor mikroprocesoru 8086	117
3.3.1	Programátorský model mikroprocesoru	117
3.3.2	Všeobecný popis instrukcí	118
3.3.3	Formáty dat a instrukcí	127
3.4	Mikroprocesory vycházející z typu 8086	144

<b>4</b>	JEDNOČIPOVÉ MIKROPOČÍTAČE ŘADY MCS-51 . . . . .	157
4.1	Základní vlastnosti mikropočítače 8051	157
4.2	Struktura mikropočítače 8051	157
4.2.1	Řízení a časování mikropočítače	160
4.2.2	Paměť programu a paměť dat	163
4.2.3	Paralelní vstupy a výstupy	165
4.2.4	Čítače a časovače, sériový kanál, přerušovací systém	168
4.2.5	Inicializace a speciální funkční registry	171
4.3	Soubor instrukcí mikropočítače 8051	173
<b>5</b>	PAMĚTI ČÍSLICOVÝCH POČÍTAČŮ . . . . .	174
5.1	Paměti s feritovými jádry	176
5.2	Polovodičové paměti RWM	179
5.3	Pevné paměti	186
<b>6</b>	PROGRAMOVÉ VYBAVENÍ POČÍTAČOVÝCH SYSTÉMŮ . . . . .	191
6.1	Funkce programového vybavení	191
6.2	Typy operačních systémů	192
6.3	Struktura operačního systému	193
6.4	Příprava uživatelských modulů	196
6.5	Správa dat	197
6.6	Řízení prací	199
6.7	Řízení procesů	203
6.8	Přidělování operační paměti	204
6.9	Operační systémy pro sdílení času	205
<b>7</b>	LITERATURA . . . . .	210