

Diagnostika v elektronice '90

-----

O B S A H

Ing Josef Kokeš, CSc; ČVUT Praha Algoritmus iterativního zpřešňování diagnostiky zařízení v podmínkách AI	9
Ing Vojtěch Kment; ČVUT Praha Odolnost neuronové sítě proti poruchám	16
Ing Petr Golan, CSc; VUMS Praha Funkční test obvodu VLSI pro řízení paměti	22
Ing Milan Koutný; ZVT Banská Bystrica Zkúsenosti z nasadenia testerov firmy TECNOST	26
Ing Milan Koutný; ZVT Banská Bystrica Výrobný program talianskej firmy TECNOST	27
Ing Tomáš Rutrle; CKD Polovodiče Praha Zkúsenosti z používání vnitroobvodového zkoušeče DIGITEST 100 AD	31
RNDr Elena Gramatová, CSc; UTK Bratislava Metódy generovania funkčných testov pre zložité číslicové systémy	35
Ing Juraj Stefanovič; UTK Bratislava Nadstavba jazyka medziregistrových prenosov	44
Ing A. Kotešová, RNDr E. Gramatová ; UTK Bratislava Realizácia funkčného simulátora na úrovni medziregistrových prenosov	48
Ing Jaroslav Volejník; UTK Bratislava Realizace poruchového simulátoru souběžnou metodou	52
Ing Antonín Pleštil, CSc a kol. VUST Praha Příprava testu pro PZIO	56

Ing Vladimír Drábek, CSC; VUT Brno Testování pomocí Walshových funkcí	61
Ing A. Zrostlík, Ing J. Zrostlíková; KS Teplice Pseudonáhodné generování testu pro obecné obvody	65
Ing Peter Gramata, CSC; UTK Bratislava Systémy pre testovanie elektrónovým zväzkom	69
Ing Milan Duda, Mária Fischerová; UTK Bratislava Praktické skúsenosti z oživovania obvodu navrhnutého na hradlovom poli GAC 1200	80
Ing Robert Starosta; ČVUT Praha Možnosti minimalizace přídavné logiky pro BIST	84
Ing Ondřej Chrobák, CSC, Ing Jan Honzal; VUT Praha Poruchový slovník digitální telefonní ústředny	90
Ing Jiří Kupka; VUMS Praha Modifikace teoretické diagnostiky praxí	93
Ing Petr Suchyňa; VUMS Praha Zpožďovací linky ZL 2/0,4 a ZL 2,5/0,5	97
Ing Petr Suchyňa; VUMS Praha Metody omezování šumu	98
Ing B. Cermák, Ing P. Koblík; VUMS, Inova Praha Adaptér IMS-2 pro PC/XT	102
Ing Karel Vlček, CSC; Tesla Valašské Meziříčí Virtuální osciloskop	106
Ing Zdeněk Kotásek; VUT Brno Využití metody Boundary Scan v diagnostice	109
Ing Anna Volejníková; UTK Bratislava Implementácia základných pravidiel návrhu integrovaných obvodov metódou LSSD	119
Ing Aleš Hrdlička; VUMS Praha Ohodnocení lokalizovatelnosti logického obvodu	123

Doc Ing J. Hlavička, DrSc, Doc Ing S. Racek, CSc CVUT Praha Hodnocení spolehlivosti palubního počítače	127
Ing Alexandr Račovský; FORM Brno Jak efektivně zvyšovat spolehlivost řídicích systémů při malosériové výrobě	132
Ing Stanislav Jermář; VUSE Praha Diagnostický systém střídačového napájecího zdroje SNS 75	137
Ing Ivo Krča; KS Brno Problematika spolehlivosti propojovacího uzlu dvou počítačových sítí	141
Ing Jaroslav Zelený; VUMS Praha Univerzální vybavení centra dálkové diagnostiky	145
Ing Vladislav Májský; VUMS Praha Metodika návrhu TSC hlídačů s predikcí	154
Ing Petr Burger; Jihostroj Velešín Problematika kontroly programového vybavení	158
Ing Vratislav Dvořák; Jihostroj Velešín Praktické řešení kontroly funkce programového vybavení regulačního mikropočítače	162