

	Str.
Úvod	3
1. Základy impulsní regulace	5
2. Popis funkce a jednotlivých bloků integrovaných obvodů MDA 4700, MDA 4700C	11
3. Návrh vnějších pasivních součástí	20
3.1. Oscilátor	20
3.2. Lichoběžníkový generátor	25
4. Synchronizace	32
4.1. Závady synchronizovaného režimu	33
4.2. Synchronizace bez přepínání režimů	37
4.3. Synchronizace s ručním přepínáním	39
4.4. Synchronizace s automatickým přepínáním	39
4.5. Fázová synchronizace	40
4.6. Shrnutí požadavků při návrhu synchronizace	42
5. Symetrizace v protitaktních zapojeních	43
6. Měníče impulsně regulovaných zdrojů	53
7. Základní aplikační zapojení integrovaných obvodů MDA 4700 a MDA 4700C	55
7.1. Protitaktní měnič se společnou zemnicí svorkou	55
7.2. Protitaktní měnič s galvanickým oddělením	56
7.3. Impulsně řízený zdroj s výkonovými prvky FET s regulací na primární straně	58

7.4.	Impulsně řízený zdroj - řízení a ochrany na sekundární straně	58
7.5.	Sériový měnič snižující napětí	61
8.	Hystereze pro podpěťový komparátor	62
9.	Napájecí část spínaných zdrojů	63
10.	Příklady realizace impulsně regulovaných zdrojů s integrovaným obvodem MDA 4700	65
10.1.	Měnič DC-DC 24 V/5 V	65
10.2.	Čtyřhladinový síťový napájecí zdroj s impulsní regulací	88
11.	Technické parametry integrovaných obvodů MDA 4700 a MDA 4700C	118