

# OBSAH

1 ÚVOD.....	5
2 PRINCIP ŘETĚZOVÉHO ADC V TECHNICE SC.....	7
3 CÍLE DISERTAČNÍ PRÁCE.....	9
4 NOVÁ POSTKALIBRAČNÍ METODA KOMPENZACE CHYB SPOJENÝCH S METODOU SC V ŘETĚZOVÉM ADC .....	10
4.1 Definice zdrojů chyb a neidealit.....	10
4.2 Interpretace zdrojů chyb v MDAC a jejich matematický popis .....	11
4.3 Kalibrace v 1-bitovém MDAC .....	13
4.4 Navržená kalibrace pro 1,5-bitovou architekturu MDAC.....	15
4.4.1 Změření $h_{VZ}$ a vykonání kalibrace .....	15
4.4.2 Ověření funkčnosti prezentované postkalibrační metody.....	17
5 NAVRŽENÝ ŘETĚZOVÝ PŘEVODNÍK AD .....	20
5.1 Základní funkce a blokové schéma navrženého řetězového převodníku AD .....	20
5.2 Simulace samotného řetězového převodníku.....	21
6 ZÁVĚR.....	22